

Test steps v1.5.0

BasicM

[ts AssignCN Domain](#)
[ts CalculateActTime](#)
[ts CheckCellsConfigured](#)
[ts CountConfiguredCell](#)
[ts InitVariables](#)
[ts NAS Delay](#)
[ts RRC Delay](#)
[ts RRC InitVariables](#)
[ts RRC InitVariablesCS](#)
[ts RRC InitVariablesPS](#)
[ts SaveCellInfo](#)
[ts SetAttenuationLevel](#)
[ts SetCellCfg](#)
[ts SetTmpCellInfo](#)
[ts CMAC NewU_RNTI_Reconf](#)
[ts CMAC Pag1_Cfg](#)
[ts CMAC Pag1_CfgConnMode](#)
[ts CMAC PagingCfgIMSI](#)
[ts CMAC Rel](#)
[ts CPHY ActTime](#)
[ts CPHY TrChRel](#)
[ts CPHY_UL_ScramblingCodeMod](#)
[ts CRLC GetRLC_SeqNumSRBs_UL](#)
[ts CRLC GetRLC_SeqNumSecurity](#)
[ts CRLC Rel](#)
[ts CRLC RelReconfSRB](#)
[ts CRLC ResumeSecurity](#)
[ts CRLC SuspendSecurity](#)
[ts RB_2ndCCCH_Cfg](#)
[ts ReconfigFACH_ToNoDedicated](#)
[ts SS_1DCH_DCCH_Cfg](#)
[ts SS_1DCH_DCCH_Modify](#)
[ts SS_2DCH_Modify](#)
[ts SS_2DCH_ModifyUL_32k](#)
[ts SS_2FACH_CCCH_DCCH_BCCH_DTCH_Cfg](#)
[ts SS_4DCH_Modify](#)
[ts SS AddDPCH](#)
[ts SS BCH_SCH_CPICH_Cfg](#)
[ts SS CellCfg](#)
[ts SS CreateCell2_SCCPCH_StandAlonePCH](#)
[ts SS CreateCellDCH](#)
[ts SS CreateCellFACH](#)
[ts SS CreateCellFACH_2_PRACH](#)
[ts SS CreateCellFACH_BMC](#)
[ts SS CreateCell_2_SCCPCH_BMC](#)
[ts SS DecrementCellPowerLevel](#)
[ts SS IncrementCellPowerLevel](#)
[ts SS LowerLayerBackNormal](#)
[ts SS LowerLayerFail](#)
[ts SS_PCH_2FACH_CCCH_DCCH_BCCH_DTCH_Cfg](#)

Test steps v1.5.0

[ts_SS_PCH_2FACH_CCCH_DCCH_BCCH_DTCH_Modify](#)
[ts_SS_PCH_FACH_CCCH_Cfg](#)
[ts_SS_PCH_FACH_CCCH_DCCH_BCCH_CTCH_DTCH_Cfg](#)
[ts_SS_PrepareCellRRC_ConnEst](#)
[ts_SS_RACH_CCCH_Cfg](#)
[ts_SS_RACH_CCCH_DCCH_DTCH_Cfg](#)
[ts_SS_RACH_CCCH_DCCH_DTCH_Modify](#)
[ts_SS_RB0_Cfg](#)
[ts_SS_RB10_TM_Cfg](#)
[ts_SS_RB10_ToRB12_TM_Cfg](#)
[ts_SS_RB1_ToRB4_Cfg](#)
[ts_SS_RB20_AM_21_AM_Cfg](#)
[ts_SS_RB20_AM_21_UM_Cfg](#)
[ts_SS_RB20_AM_PS_Cfg](#)
[ts_SS_RB21_UM_Cfg](#)
[ts_SS_RB30_Cfg](#)
[ts_SS_RB31_Cfg](#)
[ts_SS_RB_2ndPCCH_Cfg](#)
[ts_SS_RB_BCCH_BCH_Cfg](#)
[ts_SS_RB_BCCH_FACH_Cfg](#)
[ts_SS_RB_PCCH2_Cfg](#)
[ts_SS_RB_PCCH_Cfg](#)
[ts_SS_RB_TM_Cfg_RLC](#)
[ts_SS_ReConfPhyChDCH_ToDCH](#)
[ts_SS_ReconfDL_DPCH](#)
[ts_SS_ReconfNoDedicatedToCellFACH](#)
[ts_SS_ReconfRB_AM_PS_ToRB_TM](#)
[ts_SS_ReconfRB_TM_PS_ToRB_AM](#)
[ts_SS_ReconfigRAB_ToSRB](#)
[ts_SS_Rel](#)
[ts_SS_RelDPCH](#)
[ts_SS_ReleaseDCH_ToDCH](#)
[ts_SS_ReleaseDCH_ToDCH_CS_Speech](#)
[ts_SS_SecondFACH_PCH_CTCH_PCCH_Cfg](#)
[ts_SS_SecondSCCPCH_PCH_PCCH_Cfg](#)
[ts_SS_StopCell](#)
[ts_SS_StopCellExcept_pCCPCH](#)
[ts_SS_StopRL](#)
[ts_SS_SwitchCellPowerLevels](#)
[ts_SecondRACH_CCCH_Cfg](#)
[ts_DetachOnSwitchOff](#)
[ts_GMM_AttachReject](#)
[ts_GMM_Authentication](#)
[ts_GMM_AuthenticationInit](#)
[ts_GMM_DetachMT](#)
[ts_GMM_DetachOnSwitchOff](#)
[ts_GMM_IdleUpdated](#)
[ts_GMM_IdleUpdatedSpecial](#)
[ts_GMM_PagingResp](#)
[ts_GMM_PagingType1_PTMSI](#)
[ts_GMM_ServiceRequest](#)

Test steps v1.5.0

[ts IdleUpdated](#)
[ts IdleUpdatedSpecial](#)
[ts MM Authentication](#)
[ts MM AuthenticationInit](#)
[ts MM IMSI Detach](#)
[ts MM IdleUpdated](#)
[ts MM IdleUpdatedSpecial](#)
[ts MM PwrOrUSIM Off](#)
[ts MM PwrOrUSIM On](#)
[ts MM SecurityOff](#)
[ts MM SecurityOn](#)
[po ConnectionAndSS Rel](#)
[po ConnectionAndSS Rels](#)
[ts NAS SignallingConnectionRelease](#)
[ts RRC SendRB_SetUpDCH 57 6k CS](#)
[ts RRC SendRB_SetUpDCH 64k CS](#)
[ts RRC SendRB_SetUpDCH 64k PS](#)
[ts RRC SendRB_SetUpDCH Speech](#)
[ts RRC SendRB_SetUpFACH PS](#)
[ts RRC_SetUpRAB](#)
[ts RRC_SetUpRAB 2AM MAC](#)
[ts RRC_SetUpRAB AM 15 RLC](#)
[ts RRC_SetUpRAB AM 64k PS](#)
[ts RRC_SetUpRAB AM 7 RLC](#)
[ts RRC_SetUpRAB AM UM 64k PS](#)
[ts RRC_SetUpRAB UM 15 RLC](#)
[ts RRC_SetUpRAB UM 64k PS](#)
[ts RRC_SetUpRAB UM 7 RLC](#)
[ts CheckUE Idle](#)
[ts RRC ConnEst](#)
[ts RRC ConnEst DCH MT IMSI](#)
[ts RRC ConnEst DCH MT IMSI NoReact](#)
[ts RRC ConnEst DCH MT NoReactPagType2](#)
[ts RRC ConnEst DCH MT PTMSI](#)
[ts RRC ConnEst DCH MT TMSI](#)
[ts RRC ConnEst DCH MT TMSI NoReact](#)
[ts RRC ConnRejectGMM Detach](#)
[ts RRC ConnRel](#)
[ts RRC ConnRelCau](#)
[ts RRC PagNotifyIdleMode](#)
[ts RRC PagType1](#)
[ts RRC PagType1 ConnMode](#)
[ts RRC PagType1 DefMAC](#)
[ts RRC PagType1 TMSI PTMSI Cau](#)
[ts RRC PagType2](#)
[ts RRC PhyChannelReconf](#)
[ts RRC PhyChannelReconfFail](#)
[ts RRC RB ReconfAM PDCP](#)
[ts RRC RB ReconfUM PDCP](#)
[ts RRC RB Rel](#)
[ts RRC RB RelRLC](#)

Test steps v1.5.0

[ts_RRC_RandAccFail](#)
[ts_RRC_ReceiveCellUpdate](#)
[ts_RRC_ReceiveConnSetupCmpl](#)
[ts_RRC_ReceivePhyChReconfCmpl](#)
[ts_RRC_ReceiveRB_ReconfigCmpl](#)
[ts_RRC_ReceiveRB_RelCmpl](#)
[ts_RRC_ReceiveRB_SetupCmpl](#)
[ts_RRC_ReceiveTrChReconfCmpl](#)
[ts_RRC_SignConnectRel](#)
[ts_TransitToURA_PCH_P17_P18](#)
[ts_CMAL_DL_CipherCfg](#)
[ts_CMAL_UL_CipherCfg](#)
[ts_CRLC_DL_CipherCfgRB](#)
[ts_CRLC_DL_CipherCfgSRB](#)
[ts_CRLC_DL_Integrity](#)
[ts_CRLC_UL_CipherCfg](#)
[ts_CRLC_UL_CipherCfg_RAB](#)
[ts_CRLC_UL_Integrity](#)
[ts_RRC_DL_SecurityRAB](#)
[ts_RRC_Security](#)
[ts_SS_DownloadSecurityKey](#)
[ts_SS_SecurityDownloadStart](#)
[ts_SS_SecurityDownloadStartCN_Domain](#)
[ts_SS_SwitchOffCipheringRB](#)
[ts_SendNoSegBMC](#)
[ts_SendSIB12_BMC](#)
[ts_SendSIB5_BMC](#)
[ts_SendSIB5_Special](#)
[ts_SendSysInfoBMC](#)
[ts_InitializeSIB2AndSIB18](#)
[ts_SendDefSysInfo](#)
[ts_SendNoSegDefSchedul](#)
[ts_SendSB1_DefSchedul](#)
[ts_SendSIB1](#)
[ts_SendSIB11](#)
[ts_SendSIB12](#)
[ts_SendSIB18](#)
[ts_SendSIB2](#)
[ts_SendSIB3](#)
[ts_SendSIB4](#)
[ts_SendSIB5](#)
[ts_SendSIB6](#)
[ts_SendSIB7](#)
[ts_SendSysInfoWithSpecialSIB1](#)
[ts_SendSysInfoWithSpecialSIB5_And6](#)
[ts_SysInfoModifyMM](#)
[ts_SysInfoModifySIB1_And11_RRC](#)
[ts_SysInfoModifySIB1_RRC](#)
[ts_SysInfoModifySIB2_RRC](#)
[ts_SysInfoModifySIB3_And4_RRC](#)
[ts_SysInfoModifySIB3_And4_RRC_ConnMode](#)

Test steps v1.5.0

[ts_SysInfoModifySIB5_And6_RRC](#)
[ts_TimedSysInfoModifyMM](#)
[ts_SendMaximumSysInfo](#)
[ts_SendMinimumSysInfo](#)
[ts_SendNoSegMaximum](#)
[ts_SendNoSegMinimum](#)
[ts_SendSIB11_AndSIB12_Maximum](#)
[ts_SendSIB11_Minimum](#)
[ts_SendSIB1_MinimumMaximum](#)
[ts_SendSIB3_Maximum](#)
[ts_SendSIB3_Minimum](#)
[ts_SendSIB4_Maximum](#)
[ts_SendSIB5AndSIB2_Maximum](#)
[ts_SendSIB5_Minimum](#)
[ts_SendSIB6_Maximum](#)
[ts_SendSIB7_Maximum](#)
[ts_SendSIB7_Minimum](#)
[ts_SendDefSysInfoMulRatHo](#)
[ts_SendNoSegMulRatHo](#)
[ts_SendSIB16_MulRatHo](#)
[ts_SendSIB5_MulRatHo](#)
[ts_CellDependentPara](#)
[ts_ChangeMIB_ValueTag](#)
[ts_ChangeSB1_ValueTag](#)
[ts_InitializeSIB11_SIB12](#)
[ts_Scheduling](#)
[ts_SendDefSysInfo_2SCCPCH_StandAlonePCH](#)
[ts_SendDefSysInfo_WithoutSIB2](#)
[ts_SendMIB](#)
[ts_SendPage1_ModifySI](#)
[ts_SendPage1_ModifySI_ConnMode](#)
[ts_SendSB1_MulRatOrBMC](#)
[ts_SendSIB11_MulRatOrBMC](#)
[ts_SendSIB18_MulRatOrBMC](#)
[ts_SendSIB1_MulRatOrBMC](#)
[ts_SendSIB2_MulRatOrBMC](#)
[ts_SendSIB3_MulRatOrBMC](#)
[ts_SendSIB4_MulRatOrBMC](#)
[ts_SendSIB7_MulRatOrBMC](#)
[ts_UTRAN_GERAN_Paralnit](#)
[ts_TC_ActivateRB_TestMode](#)
Total : 268

L3M

[ts_CC_BS20_MO](#)
[ts_CC_BS20_MT](#)
[ts_CC_BS30_MO](#)
[ts_CC_BS30_MT](#)
[ts_CC_BasicServMO](#)
[ts_CC_BasicServMO_Def](#)
[ts_CC_BasicServMT](#)
[ts_CC_BasicServMT_Def](#)

Test steps v1.5.0

[ts_CC_CheckServSupported](#)
[ts_CC_CheckState](#)
[ts_CC_EnterU01](#)
[ts_CC_EnterU1](#)
[ts_CC_EnterU10_MO_Def](#)
[ts_CC_EnterU10_MT_Def](#)
[ts_CC_EnterU4_Def](#)
[ts_CC_InitTCV_MO](#)
[ts_CC_InitTCV_MT](#)
[ts_CC_RcvCallConf](#)
[ts_CC_RcvSetupOrEsetup](#)
[ts_CC_ReceiveAlertConnect](#)
[ts_CC_SendAlertConnect](#)
[ts_CC_SendConnect](#)
[ts_CC_TS61_MO](#)
[ts_CC_TS61_MT](#)
[ts_CC_TelephonyMO](#)
[ts_GMM_PS_Registration](#)
[ts_GMM_ServReq](#)
[ts_MM_CM_ServReqDef](#)
[ts_MM_IdReq](#)
[ts_MM_IdReqFail](#)
[ts_MM_StartCellA](#)
[ts_ActivatePDP_AcceptMO](#)
[ts_ActivatePDP_RequestCellFACH_MO](#)
[ts_ReceiveActivatePDP_Accept_DCH](#)
[ts_ReceiveActivatePDP_Accept_FACH](#)
[ts_SetTI_Rsp](#)
[ts_AT_AnswerCall](#)
[ts_AT_CMSS](#)
[ts_AT_CmdCBST](#)
[ts_AT_DeactPDP_Context](#)
[ts_AT_InitSMS_MO](#)
[ts_AT_TerminateCall](#)
[ts_MMI_CheckDTCH_ThroughConn](#)
[ts_UT_ConfigUE_MO](#)
[ts_UT_ConfigUE_MT](#)
[ts_UT_USIM2_Insert](#)
[ts_NAS_ConnRejectMO](#)
[ts_NAS_PagingRsp](#)
Total: 50

RRC_M

[pr_GotoState6_5_Or6_7_MT](#)
[ts_ConnectedModePagingType1](#)
[ts_GotoState6_1_Or6_3_MO](#)
[ts_GotoState6_2_Or6_4_MO](#)
[ts_IdleModePagingType1](#)
[ts_PTMSI_TMSI_Assignment](#)
[ts_RB_SendRB_SetUpStreamUnknown14_4k](#)
[ts_RB_SendRB_SetUpStreamUnknown28_8k](#)
[ts_SS_SetNewPrimaryScramblingCode](#)

Test steps v1.5.0

[ts_SendRB_SetUpDCH_64k_CS](#)
[ts_VerifyNoAccess](#)
[ts_2DCH_ModifyStreamUnknown14_4](#)
[ts_2DCH_ModifyStreamUnknown28_8](#)
[ts_CPHY_DPCH_DL_InfoModify](#)
[ts_CRLC_ReconfRLC_Size](#)
[ts_PCH_2FACH_ModifyUL64_DL32](#)
[ts_RB_ReleaseFACH_ToFACH_PS](#)
[ts_SS_1DCH_DCCH_CfgActTime](#)
[ts_SS_2_FACH_1_RACH_Modify](#)
[ts_SS_2_FACH_1_RACH_ModifyDCH_Cfg](#)
[ts_SS_4DCH_DCCH_DTCH_Modify](#)
[ts_SS_ConfigDCH_CS_PS](#)
[ts_SS_ModifyDL_DCH_TFCS_PS](#)
[ts_SS_ModifyUL_DCH_64k_To32k_PS](#)
[ts_SS_RACH_ModifySignature](#)
[ts_SS_RB10_To_RB12_TM_10_2k_Cfg](#)
[ts_SS_RB_SetupDCH_ToDCH](#)
[ts_SS_ReConfFACH_ToDCH](#)
[ts_SS_ReConfTrChPCH](#)
[ts_SS_ReconfDCH_ToFACH](#)
[ts_SS_ReconfFACH_ToDCH_EstRAB](#)
[ts_SS_ReconfTrChDCH_ToDCH_64k](#)
[ts_SS_RelDCH_CS_PS](#)
[ts_SS_ReleaseDCH_ToFACH_PS](#)
[ts_SS_ReleaseFACH_ToDCH_PS](#)
[ts_SS_RemoveConfigRRC_RB3](#)
[ts_SS_ResetRLC_SRB_2_To4](#)
[ts_SS_SetConfigRRC_RB3](#)
[ts_SS_TFC_Restriction](#)
[ts_SetSS_DisableAck](#)
[ts_SetSS_EnableAck](#)
[ts_CC_EnterU10_MT_Speech](#)
[ts_CC_EnterU10_MT_Streaming14_4k](#)
[ts_CC_EnterU10_MT_Streaming28_8k](#)
[ts_CC_EnterU10_MT_Streaming57_6k](#)
[ts_CC_InitTCV_MT_ForMultiRAT](#)
[ts_RRC_ConnEstCS_MO_P3_P4](#)
[ts_RRC_ConnEstCS_MT_P3_P4](#)
[ts_RRC_ConnEstPS_MO_P5_P6](#)
[ts_RRC_ConnEstPS_MT_P5_P6](#)
[ts_RRC_NAS_CallSetupCS_MO_P7_P8](#)
[ts_RRC_NAS_CallSetupCS_MT_P7_P8](#)
[ts_RRC_NAS_SessionActPS_MO_P9_P10](#)
[ts_RRC_NAS_SessionActPS_MT_P9_P10](#)
[ts_RRC_RAB_EstCS_MO_P11_P12](#)
[ts_RRC_RAB_EstCS_MT_P11_P12](#)
[ts_RRC_RAB_EstPS_MO_P13_P14](#)
[ts_RRC_RAB_EstPS_MT_P13_P14](#)
[ts_TransitToCellPCH_P15_P16](#)
[ts_SetUpRAB_FACH_ToDCH_PS](#)

Test steps v1.5.0

[ts_SetUpRAB_PS_DCH_ToFACH](#)
[ts_HO_ReconfDCH_ToDCH](#)
[ts_HO_ReconfDCH_ToDCH_ActTime](#)
[ts_HO_ReconfDCH_ToFACH](#)
[ts_HO_ReconfFACH_ToDCH](#)
[ts_HO_ReconfFACH_ToDCH_ActTime](#)
[ts_HO_ReconfFACH_ToDCH_EstRAB](#)
[ts_HO_ReconfFACH_ToDCH_EstRAB_ActTime](#)
[ts_HO_ReconfFACH_ToFACH](#)
[ts_HO_SS_ReconfDCH_ToDCH](#)
[ts_HO_SS_ReconfDCH_ToDCH_ActTime](#)
[ts_HO_SS_ReconfDCH_ToFACH](#)
[ts_HO_SS_ReconfFACH_ToDCH](#)
[ts_HO_SS_ReconfFACH_ToDCH_ActTime](#)
[po_SHO_ConnectionAndSS_Rel](#)
[ts_Compute_DPCH_FrameOffset](#)
[ts_SHO_ConfigureAdditionalDL_DPCH](#)
[ts_SHO_ReleaseDL_DPCH](#)
[ts_C1_CheckIdleMode](#)
[ts_C2_CheckCellFACH](#)
[ts_C3_CheckCellDCH](#)
[ts_C3_CheckCellDCH_NoNAS](#)
[ts_C4_CheckCellPCH](#)
[ts_C5_CheckURA_PCH](#)
Total : 87

M_RAT_HO

[ts_CreateCell_GPRS_Comb](#)
[ts_CreateCell_GSM](#)
[ts_CreateCell_GSM_Comb](#)
[ts_SetBS_IdCode](#)
[ts_SS_CreatePhyChOfCombType11](#)
[ts_SS_CreatePhyChOfCombType4](#)
[ts_SS_CreatePhyChOfCombType5](#)
[ts_SS_CreatePhyChOfCombType6](#)
[ts_SS_CreatePhyChOfCombType7](#)
[ts_SS_CreatePhyChOfTrafficChType](#)
[ts_SendDefSysInfoGSM](#)
[ts_SendDefSysInfoGSM_With3SI2ter](#)
[ts_SendSysInfoType1](#)
[ts_SendSysInfoType13](#)
[ts_SendSysInfoType2](#)
[ts_SendSysInfoType2bis](#)
[ts_SendSysInfoType2quater](#)
[ts_SendSysInfoType2ter](#)
[ts_SendSysInfoType3](#)
[ts_SendSysInfoType4](#)
[ts_SendSysInfoType5](#)
[ts_SendSysInfoType5bis](#)
[ts_SendSysInfoType5ter](#)
[ts_SendSysInfoType6](#)
[ts_SendSysInfoType7](#)

Test steps v1.5.0

[ts_SendSysInfoType8](#)
[ts_SendDefSysInfoGPRS](#)
[ts_GSMConnectionRelease](#)
[ts_GSM_ChannelRelease](#)
[ts_GSM_SetChPowerLevel](#)
Total: 37

[ts_ISHO_RAB_Release](#)
[ts_SS_Reconf_DPCH_Speech](#)
[ts_SS_Reconf_DPCH_StreamingUnknown14_4k_28_8k_57_6k](#)
[ts_SS_Reconf_DPCH_StreamingUnknown28_8k_57_6k](#)
[ts_SSconfigToInitialState](#)
[ts_SendModifiedSysInfo16](#)
[po_GSM_SS_CellRelease](#)
[ts_CreateCell_GPRS_Comb12](#)
[ts_G_Assignment](#)
[ts_G_CC_EnterU1](#)
[ts_G_CC_EnterU10_MT_Speech](#)
[ts_G_CC_EnterU10_MT_Streaming14_4k](#)
[ts_G_CC_EnterU10_MT_Streaming28_8k](#)
[ts_G_CC_EnterU10_MT_Streaming57_6k](#)
[ts_G_HandoverCommandInitialise26_13_1_3_1](#)
[ts_G_HandoverCommandInitialise26_6_5_1_2](#)
[ts_G_HandoverCommandInitialise26_6_5_1_4](#)
[ts_G_HandoverCommandInitialise26_6_5_2_4](#)
[ts_G_RR_Con_Est_MO](#)
[ts_G_Rcv_SetUp](#)
[ts_InitAssignmentCmd](#)
[ts_InitAssignmentCmd_HR](#)
[ts_InitAssignmentCmd_StreamingUnknown](#)
[ts_SS_CreatePhyChOfCombType12](#)
[ts_SendDefSysInfoGPRS_NoPBCCH](#)
[ts_TransmitPhysicalInformation](#)
[ts_CheckDataOnRAB_RB10](#)
[ts_CheckDataOnRAB_RB10_11_12](#)
[ts_SSConf_ForL2Failure](#)
[ts_SSConf_PhyChanParameter](#)
[ts_GSM_InitVariablesDef](#)
[ts_GSM_InitVariablesSpecific26_13_1_3_1](#)
[ts_GSM_InitVariablesSpecific26_6_5_1_2](#)
[ts_GSM_InitVariablesSpecific26_6_5_1_4](#)
[ts_GSM_InitVariablesSpecific26_6_5_2_4](#)
[ts_GSM_SetCellPowerLevel2Ch](#)
[ts_GSM_setChannelPowerLevelLow](#)
[ts_G_UpdateCellInfoPowerLevel](#)
[ts_ChangeMIB_ValueTagSpecificValue](#)
[ts_ModifiedRegionalParaInitNoSIB12](#)
[ts_ModifiedRegionalParaInitWithSIB12](#)
[ts_SendModifiedSIB11_SysInfo](#)
[ts_SendSysInfoModifiedSIB12](#)

Test steps v1.5.0

[ts_SendSysInfoModifiedSIB3And4](#)
[ts_SendSystemInfoChangeInd](#)
[ts_SysInfoModifySIB11_MIB_RRC](#)
[ts_SysInfoModifySIB11_RRC](#)
[ts_SysInfoModifySIB11_SIB12_MIB_RRC](#)
[ts_SysInfoModifySIB12_MIB_RRC](#)
[ts_SysInfoModifySIB12_RRC](#)
[ts_SysInfoModifySIB1_SIB11_RRC](#)
[ts_MMI_Cmd](#)
[ts_ToStateMOCCompressMode_CS_6_9_PS_6_10](#)
[ts_ToStateMO_CS_6_9_PS_6_10Or6_11](#)
[ts_ToStateMO_PS_6_10Or6_11_ActivateRB_TestMode](#)
[ts_IdleSpecificSIB_3And4Initialise](#)
[ts_IdleSpecificSIB_3And4Initialise_6_1_2_1](#)
[ts_ModifiedRegionalParalnit6_1_2](#)
[ts_ModifiedRegionalParalnit6_1_2_SIB_11_12](#)
[ts_NoResponseOnCell](#)
[ts_NormalRegistration](#)
[ts_PagingOnAllConfiguredCells](#)
[ts_PagingType1_IMSI](#)
[ts_RecieveRandomAccessReq](#)
[ts_RegistrationReject](#)
[ts_RegistrationWithoutRRCConReq](#)
[ts_SendDefSysInfo_6_1_2_And6_2_2](#)
[ts_SendDefSysInfo_QqualMin](#)
[ts_SendModifiedSysInfo](#)
[ts_SendModifiedSysInfoSIB11_12](#)
[ts_SendSIB1_Modified](#)
[ts_GSM_CellBarred](#)
[ts_GSM_CellUnbarred](#)
[ts_GSM_IdleUpdated](#)
[ts_GSM_InitVariables_OneCell](#)
[ts_GSM_InitVariables_ThreeCells](#)
[ts_GSM_InitVariables_TwoCells](#)
[ts_GSM_NormalRegistration](#)
[ts_GSM_RegistrationWithoutRRConreq](#)
[ts_GSM_SS_CellRelease](#)
[ts_GSM_SetPowerLevel](#)
[ts_GSM_TrafficChannelconfigure](#)
[ts_G_ImmediateAssignReject](#)
[ts_G_PagingOnAllConfiguredCells](#)
[ts_G_RecieveChannelRequest](#)
[ts_G_RegistrationReject](#)
[ts_G_SendTMSIPagingInCell](#)
[ts_CPHY_TGCFN_250_252_254](#)
[ts_Delay_N_Seconds](#)
[ts_SS_Reconf_FACH_ToDCH](#)
[ts_SS_Reconfig_DedicatedCh](#)
Total: 117

Test steps v1.5.0

[ts RRC PagType1 P TMSI Cause](#)
[ts RB InitTest CS PS](#)
[ts RB InitTest CS](#)
[ts RB InitTest PS](#)
[ts 2DCH ModifyConvUnknown](#)
[ts 2DCH ModifyConvUnknown 64k 40](#)
[ts 2DCH ModifyConvUnknown 28 8](#)
[ts 2DCH ModifyInteractiveBackGround 32k 8kPS 10 CC](#)
[ts 2DCH ModifyInteractiveBackGround 32k 8kPS 10 TC](#)
[ts 2DCH ModifyStreamUnknown 128k 0k](#)
[ts 2DCH ModifyStreamUnknown 64k 0k](#)
[ts 3DCH ModifyConvUnknown 64k ConvUnknown 64k 20](#)
[ts 3DCH ModifyConvUnknown 64k ConvUnknown 64k 40](#)
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 128k 128k 20](#)
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 20](#)
[ts 3DCH ModifySpeech](#)
[ts 4DCH ModifySpeech102](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 64k](#)
[ts 5DCH ModifySpeech 12 2k ConvUnknown 64k 20](#)
[ts RB10 TM CS RB20 AM PS Config](#)
[ts RB10 To 11 TM CS Config](#)
[ts RB10 To 12 TM CS RB20 AM PS Config](#)
[ts RB10 To 13 TM CS Config](#)
[ts RB10 To RB11 TM ConfigSpeech](#)
[ts RB10 To RB12 TM ConfigSpeech](#)
[ts RB20 AM PS RB10 TM CS Config](#)
[ts SS 4DCH Modify 1](#)
[ts RB SetUpRAB CS](#)
[ts RB SetUpRAB CS PS](#)
[ts RB SetUpRAB PS](#)
[ts SS 2DCH ModifyInteractiveBackGround 128k 128kPS](#)
[ts SS 2DCH ModifyInteractiveBackGround 128k 2048kPS 10](#)
[ts SS 2DCH ModifyInteractiveBackGround 128k 2048kPS 20](#)
[ts SS 2DCH ModifyInteractiveBackGround 128k 384kPS 10](#)
[ts SS 2DCH ModifyInteractiveBackGround 128k 384kPS 20](#)
[ts SS 2DCH ModifyInteractiveBackGround 144k 144kPS](#)
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 10 CC](#)
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 10 TC](#)
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 20 CC](#)
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 20 TC](#)
[ts SS 2DCH ModifyInteractiveBackGround 32k 8kPS 20 CC](#)
[ts SS 2DCH ModifyInteractiveBackGround 32k 8kPS 20 TC](#)
[ts SS 2DCH ModifyInteractiveBackGround 384k 2048kPS 10](#)
[ts SS 2DCH ModifyInteractiveBackGround 384k 2048kPS 20](#)
[ts SS 2DCH ModifyInteractiveBackGround 384k 384kPS 10](#)
[ts SS 2DCH ModifyInteractiveBackGround 384k 384kPS 20](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 128k PS](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 144kPS](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 2048kPS 10](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 2048kPS 20](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 256kPS 10](#)

Test steps v1.5.0

[ts SS 2DCH ModifyInteractiveBackGround 64k 256kPS 20](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 384kPS 10](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 384kPS 20](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 8kPS](#)
[ts SS 2DCH ModifyInteractiveBackGround 64k 8k CC PS](#)
[ts SS 2DCH ModifyStreamUnknown 0k 128k tc55](#)
[ts SS 2DCH ModifyStreamUnknown 0k 128k](#)
[ts SS 2DCH ModifyStreamUnknown 0k 384k](#)
[ts SS 2DCH ModifyStreamUnknown 0k 64k](#)
[ts SS 2DCH ModifyStreamUnknown 0k 64k tc54](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k CC 10](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k CC 20](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k TC 10](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k TC 20](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 128k](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k CC 10](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k CC 20](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k TC 10](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k TC 20](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 256k 10](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 256k 20](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 384k 20](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 128k 2048k 10](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 128k 2048k 20](#)
[ts 5DCH ModifyConvSpeech 12 2k StreamUnknown 57 6k](#)
[ts 5DCH ModifyConvSpeech 12 2k StreamUnknown 0 64k](#)
[ts 5DCH ModifyConvSpeech 12 2k StreamUnknown 0 128k](#)
[ts 3DCH ModifyInteractiveBackground 64k 128k StreamingUnknown 0k 128k](#)
[ts 5DCH ModifySpeech 12 2k ConvUnknown 64k 40](#)
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 128k 20](#)
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 128k 40](#)
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 128k 128k 40](#)
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 0k 384k 40](#)
[ts 3DCH ModifyInteractiveBackground 64k 128k StreamingUnknown 0k 64k](#)
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 40](#)
[ts SS 2DCH ModifyInteractiveBackGround 32k PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 10](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 10 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 20](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 20 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 10](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 10 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 20](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 20 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 10](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 10 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 20](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 20 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 10](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 10 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 20](#)

Test steps v1.5.0

[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 20 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 10](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 10 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 20](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 20 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 128k](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 128k CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k 20](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k 20 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 384k 20](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 384k 20 CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 64k](#)
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k CS PS](#)
[ts RB SendRB SetUp ConvSpeech 12 2k StreamUnknown 0 128k](#)
[ts RB SendRB SetUp ConvSpeech 12 2k StreamUnknown 0 64k](#)
[ts RB SendRB SetUp ConvSpeech 12 2k StreamUnknown 57 6k](#)
[ts RB SendRB SetUp ConvUnknown 28 8](#)
[ts RB SendRB SetUp ConvUnknown 32k 20](#)
[ts RB SendRB SetUp ConvUnknown 32k 40](#)
[ts RB SendRB SetUp ConvUnknown 64k 40](#)
[ts RB SendRB SetUp ConvUnknown 64k ConvUnknown 64k 20](#)
[ts RB SendRB SetUp ConvUnknown 64k ConvUnknown 64k 40](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 20](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 20 CS PS](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 40](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 40 CS PS](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 20](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 20 CS PS](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 40](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 40 CS PS](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 40](#)
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 40 CS PS](#)
[ts RB SendRB SetUp DCH 128k 128kPS](#)
[ts RB SendRB SetUp DCH 128k 2048kPS 10](#)
[ts RB SendRB SetUp DCH 128k 2048kPS 20](#)
[ts RB SendRB SetUp DCH 128k 384kPS 10](#)
[ts RB SendRB SetUp DCH 128k 384kPS 20](#)
[ts RB SendRB SetUp DCH 144k 144kPS](#)
[ts RB SendRB SetUp DCH 32k 64kPS 10 CC](#)
[ts RB SendRB SetUp DCH 32k 64kPS 10 TC](#)
[ts RB SendRB SetUp DCH 32k 64kPS 20 CC](#)
[ts RB SendRB SetUp DCH 32k 64kPS 20 TC](#)
[ts RB SendRB SetUp DCH 32k 8kPS 10 CC](#)
[ts RB SendRB SetUp DCH 32k 8kPS 10 TC](#)
[ts RB SendRB SetUp DCH 32k 8kPS 20 CC](#)
[ts RB SendRB SetUp DCH 32k 8kPS 20 TC](#)
[ts RB SendRB SetUp DCH 32k PS](#)
[ts RB SendRB SetUp DCH 384k 2048kPS 10](#)
[ts RB SendRB SetUp DCH 384k 2048kPS 20](#)

Test steps v1.5.0

[ts RB SendRB SetUp DCH 384k 384kPS 10](#)
[ts RB SendRB SetUp DCH 384k 384kPS 20](#)
[ts RB SendRB SetUp DCH 64k 144kPS](#)
[ts RB SendRB SetUp DCH 64k 2048kPS 10](#)
[ts RB SendRB SetUp DCH 64k 2048kPS 20](#)
[ts RB SendRB SetUp DCH 64k 256kPS 10](#)
[ts RB SendRB SetUp DCH 64k 256kPS 20](#)
[ts RB SendRB SetUp DCH 64k 384kPS 10](#)
[ts RB SendRB SetUp DCH 64k 384kPS 20](#)
[ts RB SendRB SetUp DCH 64k 8kPS](#)
[ts RB SendRB SetUp DCH 64k 8k CC PS](#)
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 128k](#)
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 128k CS PS](#)
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 64k](#)
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 64k CS PS](#)
[ts RB SendRB SetUp Speech 10 2k](#)
[ts RB SendRB SetUp Speech 12 2k ConvUnknown 0 384k 40](#)
[ts RB SendRB SetUp Speech 12 2k ConvUnknown 64k 20](#)
[ts RB SendRB SetUp Speech 12 2k ConvUnknown 64k 40](#)
[ts RB SendRB SetUp Speech 4 75k](#)
[ts RB SendRB SetUp Speech 5 15k](#)
[ts RB SendRB SetUp Speech 5 9k](#)
[ts RB SendRB SetUp Speech 6 7k](#)
[ts RB SendRB SetUp Speech 7 4k](#)
[ts RB SendRB SetUp Speech 7 95k](#)
[ts RB SendRB SetUp StreamUnknown 0k 128k](#)
[ts RB SendRB SetUp StreamUnknown 0k 128k tc55](#)
[ts RB SendRB SetUp StreamUnknown 0k 384k](#)
[ts RB SendRB SetUp StreamUnknown 0k 64k](#)
[ts RB SendRB SetUp StreamUnknown 0k 64k tc54](#)
[ts RB SendRB SetUp StreamUnknown 128k 0k](#)
[ts RB SendRB SetUp StreamUnknown 64k 0k](#)
[ts SendRB SetUpDCH 57 6k CS](#)
[ts SendRB SetUpDCH Speech](#)
[ts SendRB SetUpStreamUnknown28 8k](#)
[ts SendRB SetUp DCH 64k 128kPS](#)
[ts Exit Testcase](#)
[ts RB Prepare DataToBeReceived](#)
[ts RB SubTest1 ToReceiveTestdata TM](#)
[ts RB SubTest1 to receive testdata TM](#)
[ts RB SubTest RAB SRB RB10](#)
[ts RB SubTest RAB SRB RB10 RB11](#)
[ts RB SubTest RAB SRB RB10 RB11 RB12](#)
[ts RB SubTest RAB SRB RB10 RB11 RB12 RB13](#)
[ts RB SubTest RAB SRB RB10 RB11 RB12 RB20](#)
[ts RB SubTest RAB SRB RB10 RB11 RB12 RB20 Special](#)
[ts RB SubTest RAB SRB RB10 RB13](#)
[ts RB SubTest RAB SRB RB10 RB20](#)
[ts RB SubTest RAB SRB RB10 RB20 Special](#)
[ts RB SubTest RAB SRB RB10 RB20 Special 1](#)
[ts RB SubTest RAB SRB RB10 Special 1](#)

Test steps v1.5.0

[ts RB SubTest RAB SRB RB11](#)
[ts RB SubTest RAB SRB RB13](#)
[ts RB SubTest RAB SRB RB20](#)
[ts RB SubTest RAB SRB RB20 Special](#)
[ts RB SubTest RAB SRB RB20 Special 1](#)
[ts RB SubTest RB10](#)
[ts RB SubTest RB10 RB11](#)
[ts RB SubTest RB10 RB11 RB12](#)
[ts RB SubTest RB10 RB11 RB12 RB13](#)
[ts RB SubTest RB10 RB11 RB12 RB13 TM](#)
[ts RB SubTest RB10 RB11 RB12 RB20](#)
[ts RB SubTest RB10 RB13](#)
[ts RB SubTest RB10 RB13 TM](#)
[ts RB SubTest RB10 RB20](#)
[ts RB SubTest RB10 Seg](#)
[ts RB SubTest RB10 TM](#)
[ts RB SubTest RB11](#)
[ts RB SubTest RB13](#)
[ts RB SubTest RB13 TM](#)
[ts RB SubTest RB20](#)
[ts RB SubTest RB20 AM](#)
[ts RB SubTest RB20 RB10 TM](#)
[ts RB SubTest ToReceiveTestdata Seg](#)
[ts RB SubTests TC 14 2 41](#)
[ts ReceiveData RB10](#)
[ts ReceiveData RB10 RB11](#)
[ts ReceiveData RB10 RB11 RB12](#)
[ts ReceiveData RB10 RB11 RB12 RB13](#)
[ts ReceiveData RB10 RB11 RB12 RB20](#)
[ts ReceiveData RB10 RB11 RB12 RB20 Special](#)
[ts ReceiveData RB10 RB13](#)
[ts ReceiveData RB10 RB20](#)
[ts ReceiveData RB10 RB20 Special](#)
[ts ReceiveData RB11](#)
[ts ReceiveData RB13](#)
[ts ReceiveData RB20](#)
[ts ReceiveData RB20 Special](#)
[ts ReceiveFirstSDU RB10 RB11](#)
[ts ReceiveFirstSDU RB10 RB11 RB12](#)
[ts ReceiveFirstSDU RB10 RB11 RB12 RB13](#)
[ts ReceiveFirstSDU RB10 RB11 RB12 RB20](#)
[ts ReceiveFirstSDU RB10 RB13](#)
[ts ReceiveFirstSDU RB10 RB20](#)
[ts Receive remaining data](#)
[ts SendDataInContineousTTI](#)
[ts Simultaneous Data SRB RB10](#)
[ts Simultaneous Data SRB RB10 RB11](#)
[ts Simultaneous Data SRB RB10 RB11 RB12](#)
[ts Simultaneous Data SRB RB10 RB11 RB12 RB13](#)
[ts Simultaneous Data SRB RB10 RB11 RB12 RB20](#)
[ts Simultaneous Data SRB RB10 RB11 RB12 RB20 Special](#)

Test steps v1.5.0

[ts Simultaneous Data SRB RB10 RB13](#)
[ts Simultaneous Data SRB RB10 RB20](#)
[ts Simultaneous Data SRB RB10 RB20 Special](#)
[ts Simultaneous Data SRB RB11](#)
[ts Simultaneous Data SRB RB13](#)
[ts Simultaneous Data SRB RB20](#)
[ts Simultaneous Data SRB RB20 Special](#)
[ts SubTests 11 To 20 TC 14 2 54](#)
[ts SubTests 11 To 20 TC 14 2 55](#)
[ts SubTests 1 14 TC 14 2 46](#)
[ts SubTests 1 To 10 TC 14 2 54](#)
[ts SubTests 1 To 10 TC 14 2 55](#)
[ts SubTests 21 To 24 TC 14 2 54](#)
[ts SubTests 21 To 29 TC 14 2 55](#)
[ts SubTests TC 14 2 39 1](#)
[ts Subtests 11 To 20 TC 14 2 42 2](#)
[ts Subtests 11 To 20 TC 14 2 43 2](#)
[ts Subtests 11 To 20 TC 14 2 48](#)
[ts Subtests 1 10 TC 14 2 44 1](#)
[ts Subtests 1 10 TC 14 2 44 2](#)
[ts Subtests 1 14 TC 14 2 45](#)
[ts Subtests 1 To 10 TC 14 2 42 2](#)
[ts Subtests 1 To 10 TC 14 2 43 2](#)
[ts Subtests 1 To 10 TC 14 2 48](#)
[ts Subtests 21 To 23 TC 14 2 48](#)
[ts Subtests 21 To 26 TC 14 2 43 2](#)
[ts Subtests TC 14 2 39 2](#)
[ts Subtests TC 14 2 42 1](#)
[ts Subtests TC 14 2 51 2](#)
[ts Subtests TC 14 2 52 1](#)
[ts Subtests TC 14 2 52 2](#)
[ts Subtests TC 14 2 53 1](#)
[ts Subtests TC 14 2 53 2](#)
[ts subtest 11 20 TC 14 2 44 1](#)
[ts subtest 11 20 TC 14 2 44 2](#)
[ts subtest 21 30 TC 14 2 44 2](#)
[ts subtest 21 32 TC 14 2 44 1](#)
[ts subtest 21 32 TC 14 2 44 2](#)
[ts subtest 31 40 TC 14 2 44 2](#)
[ts subtest 41 50 TC 14 2 44 2](#)
[ts subtest 51 56 TC 14 2 44 2](#)
[ts RRC ConnEst DCH MT TMSI SRB 1 7k](#)
[ts SS 1DCH DCCH Cfg SRB 1 7k](#)
[ts SS AddDPCH SRB 1 7k](#)
[ts SS PrepareCellRRC ConnEst SRB 1 7k](#)
[ts MM LupProc4](#)
[ts MM StartCellB](#)
[ts MM LupInit](#)
[ts RRC ConnEst SRB 1 7k](#)
[ts RRC ConnEst DCH MT IMSI SRB 1 7k](#)
[ts RRC ConnEst DCH MT TMSI SRB 3 4k](#)

Test steps v1.5.0

[ts SS 1DCH DCCH Cfg SRB 3 4k](#)
[ts SS AddDPCH SRB 3 4k](#)
[ts SS PrepareCellRRC ConnEst SRB 3 4k](#)
[ts RRC ConnEst SRB 3 4k](#)
[ts RRC ConnEst DCH MT IMSI SRB 3 4k](#)
[ts RRC PagType1 P TMSI Cause](#)
[ts RB InitTest CS PS](#)
[ts RB InitTest CS](#)

Total: 311

[ts MM ChangeLAC](#)
[ts MM ChkEcallIMEI](#)
[ts MM ChkEcallIMSI](#)
[ts MM ChkEcallIMSI NoKey](#)
[ts MM IMSI Attach](#)
[ts MM IMSI AttachIni](#)
[ts MM IMSI DetachNoReaction](#)
[ts MM LupAndStop](#)
[ts MM LupAuth](#)
[ts MM LupAuth2](#)
[ts MM LupAuth3](#)
[ts MM LupAuth4](#)
[ts MM LupAuth5](#)
[ts MM LupAuthRpt](#)
[ts MM LupIMSI](#)
[ts MM LupInit](#)
[ts MM LupInitwIP](#)
[ts MM LupInit2](#)
[ts MM LupInit2wIP](#)
[ts MM LupPer](#)
[ts MM LupPer2](#)
[ts MM LupPerFail](#)
[ts MM LupPerRej](#)
[ts MM LupPerRej2](#)
[ts MM LupProc](#)
[ts MM LupProc2](#)
[ts MM LupProc3](#)
[ts MM LupProc4](#)
[ts MM LupRej](#)
[ts MM LupRej2](#)
[ts MM NoCM Services](#)
[ts MM RmvFbdnPLMN](#)
[ts MM RmvFbdnPLMN_1](#)
[ts MM StartCellC](#)
[ts MM StartCellD](#)
[ts MM SwitchCellA ToNMO_II](#)
[ts MM SwitchCellB ToNMO_II](#)
[ts MM SwitchCellC ToNMO_II](#)
[ts MM SwitchCellD ToNMO_II](#)
[ts MM TMSI Reallocation](#)

Test steps v1.5.0

[ts UT InitCM ServReg](#)
[ts UT InitNonCallRelSS](#)
[ts CC AutocallingAttempt](#)
[ts CC BasicServMO Tel](#)
[ts CC BasicServMT Tel](#)
[ts CC CheckStateU0 MO](#)
[ts CC CheckStateU0 MT](#)
[ts CC CreateCellA](#)
[ts CC EnterU10 3 MO](#)
[ts CC EnterU10 4 MO](#)
[ts CC EnterU10 MO](#)
[ts CC EnterU10 MT](#)
[ts CC EnterU11 3](#)
[ts CC EnterU11 4](#)
[ts CC EnterU12](#)
[ts CC EnterU12 3](#)
[ts CC EnterU1 4](#)
[ts CC EnterU3](#)
[ts CC EnterU3 3](#)
[ts CC EnterU3 4](#)
[ts CC EnterU4](#)
[ts CC EnterU4 3](#)
[ts CC EnterU4 4](#)
[ts CC EnterU6 2](#)
[ts CC EnterU6 4](#)
[ts CC EnterU7](#)
[ts CC EnterU7 2](#)
[ts CC EnterU8](#)
[ts CC EnterU8 2](#)
[ts CC EnterU8 4](#)
[ts CC EnterU9](#)
[ts CC EnterU9 2](#)
[ts CC EnterU9 4](#)
[ts CC PrEnterU1](#)
[ts CC PrEnterU10 4 MO](#)
[ts CC PrEnterU10 MO](#)
[ts CC PrEnterU10 MT](#)
[ts CC PrEnterU11 3](#)
[ts CC PrEnterU11 3Timer](#)
[ts CC PrEnterU11 4](#)
[ts CC PrEnterU12](#)
[ts CC PrEnterU12 3](#)
[ts CC PrEnterU19](#)
[ts CC PrEnterU19 4](#)
[ts CC PrEnterU19 4Timer](#)
[ts CC PrEnterU1 4](#)
[ts CC PrEnterU1 Timer](#)
[ts CC PrEnterU3](#)
[ts CC PrEnterU3 3](#)
[ts CC PrEnterU3 4](#)
[ts CC PrEnterU4](#)

Test steps v1.5.0

[ts_CC_PrEnterU4_3](#)
[ts_CC_PrEnterU4_4](#)
[ts_CC_PrEnterU7](#)
[ts_CC_PrEnterU7_2](#)
[ts_CC_PrEnterU8](#)
[ts_CC_PrEnterU8_2](#)
[ts_CC_PrEnterU8_4](#)
[ts_CC_PrEnterU9_4](#)
[ts_AT_CheckAlerting](#)
[ts_AT_CheckAlertingStop](#)
[ts_AT_DTMF_StartTone](#)
[ts_MMI_AucallingInitCall](#)
[ts_MMI_AucallingInitCall_BlackList](#)
[ts_MMI_AucallingResetBlacklist](#)
[ts_MMI_CheckDTCH_NotThroughConnected](#)
[ts_MMI_DTMF_CheckTone](#)
[ts_MMI_EnableCallRefusal](#)
[ts_GMM_AT_Attach_IfNotAutomatic](#)
[ts_GMM_AuthenticationInit_InvalidMAC](#)
[ts_GMM_AuthenticationInit_InvalidSQN](#)
[ts_GMM_Config_CellA](#)
[ts_GMM_Config_CellA_CellB](#)
[ts_GMM_Config_CellA_CellB_CellC](#)
[ts_IMSI_AttachSequence](#)
[ts_PeriodicLocationUpdatingSequence](#)
[ts_MMI_SetOpModeA](#)
[ts_MMI_SetOpModeC](#)
[ts_MMI_USIM_InsertClean](#)
[ts_MMI_InserUSIMAccessClassX](#)
[ts_MMI_Trigger_GMM_AttachForNonPS_Services](#)
[ts_MMI_Trigger_GMM_DetachForNonPS_Services](#)
[ts_PS_PagingResp](#)
[ts_CS_PagingResp](#)
[ts_PS_PagingType1BCCH_Modified](#)
[ts_VerifyNoAccess](#)
[ts_VerifyNoNAS](#)
[ts_CS_Paging_TMSI](#)
[ts_CS_Paging_IMSI](#)
[ts_PS_Paging_IMSI](#)
[ts_PS_Paging_PTMSI](#)
[ts_RRC_CellUpdate_DCCH_3_4k](#)
[ts_RegistrationOnCS](#)
[ts_RegistrationOnCS2](#)
[ts_RegistrationOnCS_IfOpModeA](#)
[ts_RegistrationOnCS2_IfOpModeA](#)
[ts_RegistrationOnCS2_IfNonAutoAttachUE](#)
[ts_GMM_TriggerAttachIfNotAutoAttach](#)
[ts_GMM_StartIntegrityProtection](#)
[ts_GMM_AuthenticateAndStartIntegrityProtection](#)
[ts_GMM_UpdateEquivalentPLMNList](#)
[ts_ModifyPDP_Context_MT_Accept](#)

Test steps v1.5.0

[ts_SecPDP_ContextAccept_MO](#)
[ts_AT_SetMinQoS](#)
[ts_AT_SecondaryPDP_Context](#)
[ts_AT_DeactPDP_Context_duplicate](#)
[ts_AT_ModifyPDP_Context](#)

Total: 155

SMS

[ts_SMSCS_SetupMO](#)
[ts_SMSCS_SetupMO_Part1](#)
[ts_SMSCS_SetupMT](#)
[ts_SMSCS_SetupMT_U10](#)
[ts_SMSPS_SetupMO](#)
[ts_SMSPS_SetupMO_Part1](#)
[ts_SMSPS_SetupMT](#)
[ts_SMS_InitTI](#)
[ts_SMS_SetupMO_Mode](#)
[ts_AT_CMGD](#)
[ts_AT_CMGD_All](#)
[ts_AT_CMGF](#)
[ts_AT_CMGR](#)
[ts_AT_CMGW](#)
[ts_AT_CPMS](#)
[ts_AT_CSCA](#)
[ts_AT_CSCS](#)
[ts_AT_CSMS](#)
[ts_AT_EmptyMsgStorage](#)
[ts_AT_InitSMS_ThreeMsgs](#)
[ts_AT_Rmv1SM](#)
[ts_MMI_ChkCBS_Received](#)
[ts_MMI_ChkMCEF_Reset](#)
[ts_MMI_ChkMCEF_Set](#)
[ts_MMI_ChkMsgDisplayed](#)
[ts_MMI_ChkMsgIndicated](#)
[ts_MMI_ChkMsgNotIndicated](#)
[ts_MMI_ChkType0MsgNotIndicated](#)
[ts_MMI_ChkUSIM_AttIndMemProblem](#)
[ts_MMI_ChkUSIM_AttIndOK](#)
[ts_MMI_ConnectUSIM_Simulator](#)
[ts_MMI_InitSMS_CmdDel](#)
[ts_MMI_InitSMS_CmdEng](#)
[ts_MMI_SM_Reply](#)
[ts_UT_ChkAllSM_But3rd](#)
[ts_UT_RecallAndIndicate](#)
[ts_UT_RecallAndNotDisplay](#)
[ts_UT_SM_IndicateAndReply](#)
[ts_SM_ActCtxt](#)
[ts_SM_ActCtxt_MO](#)
[ts_SM_ActCtxt_MT](#)
[ts_SM_DeactCtxt_MO](#)
[ts_SM_DeactCtxt_MT](#)

Test steps v1.5.0

Total: 44

[ts BMC SetupUM CellPch](#)
[ts BMC SetupUM IdleMode](#)
[ts BMC SetupUM UraPch](#)
[ts CalculationOfBMC CBS schedulingLevel2](#)
[ts MMI ChkCBS Ignored](#)
[ts MMI ChkCBS Received](#)

Total: 6

[ts PDCP SetupAM](#)
[ts PDCP TwoCellsSetupAM](#)
[ts PDCP SetupUM](#)
[ts PDCP SetupUM AM](#)
[ts RB Release](#)
[ts RB Releases](#)
[ts PDCP AM DataPDU Transmission without compression](#)
[ts PDCP SrnsRelocation](#)
[ts Cellselection](#)
[ts PDCP AM NoHeaderPDU Transmission without compression](#)
[ts PDCP AM DataPDU Transmission with RFC2507configuration](#)
[ts PDCP AM SeqNumPDU Transmission with RFC2507configuration](#)
[ts PDCP UM DataPDU Transmission without compression](#)
[ts PDCP UM NoHeaderPDU Transmission without compression](#)
[ts PDCP UM DataPDU Transmission with RFC2507configuration](#)
[ts AM Transmission Of PDCP SeqNumAndData](#)
[ts AM Transmission Of PDCP Data](#)
[ts AM Transmission Of PDCP NoHeader](#)
[ts UM Transmission Of PDCP Data](#)
[ts UM Transmission Of PDCP NoHeader](#)
[ts Check Received IP Packet PDCP DataPDU with RFC2507configuration](#)
[ts Check Received IP Packet PDCP DataPDU without compression](#)
[ts Check Received IP Packet PDCP NoHeader PDU without compression](#)
[ts receive and check not returned compressed IP Packet with PDCP PDU](#)
[ts Check Received TCPIP Packet PDCP DataPDU without RFC2507configuration](#)

Total: 25

[pr CloseUE TestLoop](#)
[pr GenericSetupProcedures](#)
[pr InitialiseAM RLC StateVariables](#)
[pr InitialiseUM RLC StateVariables](#)
[pr RB SetupAM15](#)
[pr RB SetupAM7](#)
[pr RB SetupUM15](#)
[pr RB SetupUM7](#)
[po GenericCleanupProcedures](#)

Test steps v1.5.0

[po_OpenUE_TestLoop](#)
[ts_CreateRxUMD_PDU](#)
[ts_CreateTxUMD_PDU](#)
[ts_IncrementUM_VRUS](#)
[ts_IncrementUM_VTUS](#)
[ts_RxUMD_PRBS](#)
[ts_RxUM_15_PRBS](#)
[ts_RxUM_7_PRBS](#)
[ts_TxUMD_PRBS](#)
[ts_TxUM_15_PRBS](#)
[ts_TxUM_7_PRBS](#)
[ts_CreateAMD_PDU](#)
[ts_CreateAMD_PDU_Status](#)
[ts_IncrementAM_VRR](#)
[ts_IncrementAM_VTS](#)
[ts_TxAMD_PRBS](#)
[ts_TxAMD_PRBS_Status](#)
[ts_TxAM_15_PRBS](#)
[ts_TxAM_15_PRBS_Status](#)
[ts_TxAM_7_PRBS](#)
[ts_TxAM_7_PRBS_Status](#)
[ts_UpdateVRH](#)
[ts_GetRxAM_PRBS](#)
[ts_GetRxUM_PRBS](#)
[ts_GetTxAM_PRBS](#)
[ts_GetTxUM_PRBS](#)
[ts_CalculatePaddingSize](#)
[ts_RLC_CalcTolerance](#)
Total: 38

[ts_MAC_GenericSetupProceduresToBGP6_2](#)
[ts_GenericSetupProceduresToBGP6_1](#)
[ts_GenericSetupProceduresToIdleUpdate_CCCH](#)
[ts_SendModifiedSysInfo_Sib6](#)
[ts_MAC_ModifySIB5_And7](#)
[ts_MAC_ModifySIB6_And7](#)
[ts_InitDummyDL_Transfer](#)
[ts_InitRRC_ConnecSetup](#)
[ts_ReceiveRRC_RLC_StatusPDU_DCH](#)
[ts_ReceiveRRC_RLC_StatusPDU_FACH](#)
[ts_SendDLDirectTransfer](#)
[ts_MonitorUplinkSpecifiedTime](#)
[ts_ReceiveRLC_StatusPDU](#)
[ts_Set_AICH_ACKModelnDefaultCell](#)
[ts_SetPRACH_MeasurementmodelnDefaultCell](#)
[ts_GetPRACH_PreambleMeasuremntReportInDefaultCell](#)
[ts_RcvPagingRespOrServReq_FACH](#)
[ts_RcvPagingRespOrServReq_DCH](#)
[ts_GetRRC_ConnecSetupSegment](#)
[ts_SendRRC_ConnecSetup](#)

Test steps v1.5.0

[ts_MAC_ReceiveRRC_ConnReqInDefaultCell](#)

[ts_ReceiveLoopBackDataAndCheckASC](#)

[ts_GetPRACH_MeasurmntReportInDefaultCellWithOrWithoutSig](#)

[ts_RRC_ConnEstForMAC_Testing](#)

[ts_MMI_USIM_InsertTypeB](#)

Total: 25