

Module	Step name
--------	-----------

<b>BasicM</b>	
---------------	--

ts_AssignCN_Domain	
ts_CalculateActTime	
ts_CheckCellsConfigured	
ts_CheckTimer	
ts_InitVariables	
ts_NAS_Delay	
ts_SaveCellInfo	
ts_SetAttenuationLevel	
ts_SetCellCfg	
ts_SetTmpCellInfo	
ts_CMAC_DL_CipherCfg	
ts_CMAC_NewU_RNTI_Reconf	
ts_CMAC_Pag1_Cfg	
ts_CMAC_Pag1_CfgConnMode	
ts_CMAC_PagingCfgIMSI	
ts_CMAC_Rel	
ts_CMAC_UL_CipherCfg	
ts_CPHY_ActTime	
ts_CPHY_TrChRel	
ts_CPHY_UL_ScramblingCodeMod	
ts_CRLC_CipherConfigRB2	
ts_CRLC_DL_CipherCfg	
ts_CRLC_DL_CipherCfg_RAB	
ts_CRLC_DL_Integrity	
ts_CRLC_Rel	
ts_CRLC_ResumeRB2	
ts_CRLC_ResumeRB_FACH	
ts_CRLC_ResumeSRB_134	
ts_CRLC_ResumeSRBs	
ts_CRLC_SuspendRB2	
ts_CRLC_SuspendRB_FACH	
ts_CRLC_SuspendSRB_134	
ts_CRLC_SuspendSRBs	
ts_CRLC_UL_CipherCfg	
ts_CRLC_UL_CipherCfg_RAB	
ts_CRLC_UL_Integrity	
ts_RB_2ndCCCH_Cfg	
ts_SS_1DCH_DCCH_Cfg	
ts_SS_1DCH_DCCH_Modify	
ts_SS_2DCH_Modify	
ts_SS_2DCH_ModifyUL_32k	
ts_SS_4DCH_Modify	
ts_SS_BCH_SCH_CPICH_Cfg	
ts_SS_CellCfg	
ts_SS_CreateCellDCH	
ts_SS_CreateCellFACH	
ts_SS_CreateCellFACH_2_PRACH	
ts_SS_CreateCellFACH_BMC	
ts_SS_CreateCell_2_SCCPCH_BMC	
ts_SS_DecrementCellPowerLevel	
ts_SS_IncrementCellPowerLevel	
ts_SS_LowerLayerBackNormal	
ts_SS_LowerLayerFail	
ts_SS_PCH_2FACH_CCCH_DCCH_BCCH_DTCH_Cfg	
ts_SS_PCH_2FACH_CCCH_DCCH_BCCH_DTCH_Modify	

## Test steps v120

ts SS PCH FACH CCCH Cfg  
ts SS PCH FACH CCCH DCCH BCCH CTCH DTCH Cfg  
ts SS RACH CCCH Cfg  
ts SS RACH CCCH DCCH DTCH Cfg  
ts SS RACH CCCH DCCH DTCH Modify  
ts SS RB0 Cfg  
ts SS RB10 TM Cfg  
ts SS RB10 ToRB12 TM Cfg  
ts SS RB1 ToRB4 Cfg  
ts SS RB20 AM 21 UM Cfg  
ts SS RB20 AM PS Cfg  
ts SS RB21 UM Cnfg  
ts SS RB30 Cfg  
ts SS RB31 Cfg  
ts SS RB 2ndPCCH Cfg  
ts SS RB BCCH BCH Cfg  
ts SS RB BCCH FACH Cfg  
ts SS RB PCCH Cfg  
ts SS RB TM Cfg RLC  
ts SS ReConfPhyChDCH ToDCH  
ts SS ReconfigRAB ToSRB  
ts SS Rel  
ts SS ResetRLC SRB  
ts SS SecondFACH PCH CTCH PCCH Cfg  
ts SS SecurityDownloadStart  
ts SS StopCell  
ts SS StopCellExcept pCCPCH  
ts SS StopRL  
ts SS SwitchCellPowerLevels  
ts SecondRACH CCCH Cfg  
ts GMM AttachReject  
ts GMM Authentication  
ts GMM AuthenticationInit  
ts GMM DetachMT  
ts GMM DetachOnSwitchOff  
ts GMM IdleUpdated  
ts GMM IdleUpdatedSpecial  
ts GMM PS Registration  
ts GMM PagingResp  
ts GMM PagingType1 PTMSI  
ts GMM ServiceRequest  
ts IdleUpdated  
ts IdleUpdatedSpecial  
ts MM Authentication  
ts MM AuthenticationInit  
ts MM IMSI Detach  
ts MM IdleUpdated  
ts MM IdleUpdatedSpecial  
ts MM PwrOrUSIM Off  
ts MM PwrOrUSIM On  
ts MM SecurityOff  
ts MM SecurityOn  
po ConnectionAndSS Rel  
po ConnectionAndSS Rels  
    ts RRC SendRB SetUpDCH 57 6k CS  
    ts RRC SendRB SetUpDCH 64k CS  
    ts RRC SendRB SetUpDCH 64k PS  
    ts RRC SendRB SetUpDCH Speech  
    ts RRC SendRB SetUpFACH PS  
    ts RRC SetUpRAB

## Test steps v120

ts RRC SetUpRAB AM 15 RLC  
ts RRC SetUpRAB AM 64k PS  
ts RRC SetUpRAB AM 7 RLC  
ts RRC SetUpRAB AM UM 64k PS  
ts RRC SetUpRAB UM 15 RLC  
ts RRC SetUpRAB UM 64k PS  
ts RRC SetUpRAB UM 7 RLC  
ts CheckUE Idle  
ts RRC ConnEst  
ts RRC ConnEst DCH MT IMSI  
ts RRC ConnEst DCH MT IMSI NoReact  
ts RRC ConnEst DCH MT NoReactPagType2  
ts RRC ConnEst DCH MT PTMSI  
ts RRC ConnEst DCH MT TMSI  
ts RRC ConnEst DCH MT TMSI NoReact  
ts RRC ConnRel  
ts RRC PagNotifyIdleMode  
ts RRC PagType1  
ts RRC PagType1 ConnMode  
ts RRC PagType1 TMSI Cause  
ts RRC PagType2  
ts RRC PhyChannelReconf  
ts RRC PhyChannelReconfFail  
ts RRC RB ReconfAM PDCP  
ts RRC RB ReconfUM PDCP  
ts RRC RandAccFail  
ts RRC ReceiveRB ReconfigCmpl  
ts RRC ReceiveRB SetupCmpl  
ts RRC ReceiveTrChReconfCmpl  
ts RRC SignConnectRel  
ts RRC DL\_SecurityRAB  
ts RRC InitSecurityIE\_RAB  
ts RRC Security  
ts SS\_RelSRB\_SecurityOffSS  
ts SendNoSegBMC  
ts SendSIB12\_BMC  
ts SendSIB5\_BMC  
ts SendSIB5\_Special  
ts SendSysInfoBMC  
ts InitializeSIB2AndSIB18  
ts SendDefSysInfo  
ts SendNoSegDefSchedul  
ts SendSB1\_DefSchedul  
ts SendSIB1  
ts SendSIB11  
ts SendSIB12  
ts SendSIB18  
ts SendSIB2  
ts SendSIB3  
ts SendSIB4  
ts SendSIB5  
ts SendSIB6  
ts SendSIB7  
ts SendSysInfoWithSpecialSIB1  
ts SendSysInfoWithSpecialSIB5\_And6  
ts SysInfoModifyMM  
ts SysInfoModifySIB1\_RRC  
ts SysInfoModifySIB3\_And4\_RRC  
ts SysInfoModifySIB3\_And4\_RRC ConnMode  
ts SysInfoModifySIB5\_And6\_RRC

## Test steps v120

ts\_TimedSysInfoModifyMM  
ts\_SendDefSysInfoMulRatHo  
ts\_SendNoSegMulRatHo  
ts\_SendSIB16\_MulRatHo  
ts\_SendSIB5\_MulRatHo  
ts\_CellDependentPara  
ts\_ChangeMIB\_ValueTag  
ts\_ChangeSB1\_ValueTag  
ts\_Scheduling  
ts\_SendMIB  
ts\_SendPage1\_ModifySI  
ts\_SendPage1\_ModifySI\_ConnMode  
ts\_SendSB1\_MulRatOrBMC  
ts\_SendSIB11\_MulRatOrBMC  
ts\_SendSIB18\_MulRatOrBMC  
ts\_SendSIB1\_MulRatOrBMC  
ts\_SendSIB2\_MulRatOrBMC  
ts\_SendSIB3\_MulRatOrBMC  
ts\_SendSIB4\_MulRatOrBMC  
ts\_SendSIB7\_MulRatOrBMC  
ts\_UTRAN\_GERAN\_Paralnit  
ts\_TC\_ActivateRB\_TestMode  
ts\_TC\_CloseUE\_TestLoop  
ts\_TC\_DeactivateRB\_TestMode  
ts\_TC\_OpenUE\_TestLoop  
ts\_AT\_InitCallCS  
ts\_AT\_InitConnection  
ts\_AT\_OrgPS\_Call  
ts\_AT\_SetQoS  
ts\_AT\_TriggerGMM\_Attach  
ts\_AT\_TriggerGMM\_Detach  
ts\_MMIMPLMN\_SelModeAuto  
ts\_MMIMPLMN\_SelModeMan  
ts\_MMIMPLMN\_SelPerf  
ts\_MMIMUE\_PwrOff  
ts\_MMIMUE\_PwrOn  
ts\_MMIMUE\_SwitchOff  
ts\_MMIMUE\_SwitchOn  
ts\_MMIMUE\_SwitchOnTriggerGMM\_Attach  
ts\_MMIMUSIM\_Insert  
ts\_MMIMUSIM\_Remove  
ts\_BMC\_SendCBS\_Message

### L3M

ts\_CC\_BS20\_MO  
ts\_CC\_BS20\_MT  
ts\_CC\_BS30\_MO  
ts\_CC\_BS30\_MT  
ts\_CC\_BasicServMO  
ts\_CC\_BasicServMO\_Def  
ts\_CC\_BasicServMT  
ts\_CC\_BasicServMT\_Def  
ts\_CC\_CheckServSupported  
ts\_CC\_CheckState  
ts\_CC\_EnterU01  
ts\_CC\_EnterU1  
ts\_CC\_EnterU10\_MO\_Def  
ts\_CC\_EnterU10\_MT\_Def  
ts\_CC\_EnterU4\_Def  
ts\_CC\_InitTCV\_MO

## Test steps v120

[ts\\_CC\\_InitTCV\\_MT](#)  
[ts\\_CC\\_RcvCallConf](#)  
[ts\\_CC\\_RcvSetupOrEsetup](#)  
[ts\\_CC\\_ReceiveAlertConnect](#)  
[ts\\_CC\\_SendAlertConnect](#)  
[ts\\_CC\\_SendConnect](#)  
[ts\\_CC\\_TS61\\_MO](#)  
[ts\\_CC\\_TS61\\_MT](#)  
[ts\\_CC\\_TelephonyMO](#)  
[ts\\_GMM\\_ServReq](#)  
[ts\\_MM\\_CM\\_ServReqDef](#)  
[ts\\_MM\\_IdReq](#)  
[ts\\_MM\\_StartCellA](#)  
[ts\\_ActivatePDP\\_AcceptMO](#)  
[ts\\_DeactivatePDP\\_ContextMT](#)  
[ts\\_SetTI\\_Rsp](#)  
[ts\\_AT\\_AnswerCall](#)  
[ts\\_AT\\_CMS](#)  
[ts\\_AT\\_CmdCBST](#)  
[ts\\_AT\\_DeactPDP\\_Context](#)  
[ts\\_AT\\_InitSMS\\_MO](#)  
[ts\\_AT\\_TerminateCall](#)  
[ts\\_MMI\\_CheckDTCH\\_ThroughConn](#)  
[ts\\_UT\\_ConfigUE\\_MO](#)  
[ts\\_UT\\_ConfigUE\\_MT](#)  
[ts\\_UT\\_USIM2\\_Insert](#)  
[ts\\_NAS\\_ConnRejectMO](#)  
[ts\\_NAS\\_PagingResponse](#)  
[ts\\_NAS\\_PagingRsp](#)

### RRC\_M

[ts\\_ConfigAdditionalDL](#)  
[ts\\_ConnectedModePagingType1](#)  
[ts\\_IdleModePagingType1](#)  
[ts\\_RB\\_SendRB\\_SetUpStreamUnknown\\_14\\_4k](#)  
[ts\\_RB\\_SendRB\\_SetUpStreamUnknown\\_28\\_8k](#)  
[ts\\_RRC\\_InitVariables](#)  
[ts\\_RRC\\_InitVariablesSCS](#)  
[ts\\_RRC\\_InitVariablesPS](#)  
[ts\\_SetSS\\_DisableAck](#)  
[ts\\_SetSS\\_EnableAck](#)  
[ts\\_VerifyNoAccess](#)  
[ts\\_2DCH\\_ModifyStreamUnknown\\_14\\_4](#)  
[ts\\_2DCH\\_ModifyStreamUnknown\\_28\\_8](#)  
[ts\\_CRLC\\_ResumeRAB](#)  
[ts\\_CRLC\\_ResumeRAB20](#)  
[ts\\_CRLC\\_SuspendRAB](#)  
[ts\\_CRLC\\_SuspendRAB20](#)  
[ts\\_PCH\\_2FACH\\_ModifyUL64\\_DL32](#)  
[ts\\_SS\\_2\\_FACH\\_1\\_RACH\\_Modify](#)  
[ts\\_SS\\_2\\_FACH\\_1\\_RACH\\_ModifyDCH\\_Cfg](#)  
[ts\\_SS\\_ReConfFACH\\_ToDCH](#)  
[ts\\_SS\\_ReConfPhyChFACH\\_ToFACH](#)  
[ts\\_SS\\_ReConfPhyChPCH](#)  
[ts\\_SS\\_ReConfTrChDCH\\_ToDCH](#)  
[ts\\_SS\\_ReConfTrChDCH\\_ToFACH](#)  
[ts\\_SS\\_ReConfTrChFACH\\_ToFACH](#)  
[ts\\_SS\\_ReConfTrChPCH](#)  
[ts\\_SS\\_ReConfTrCh\\_1](#)  
[ts\\_SS\\_ReconfDCH\\_ToFACH](#)

## Test steps v120

[ts\\_SS\\_ReconfFACH\\_ToDCH\\_PS](#)  
[ts\\_SS\\_ReconfPhyChFACH\\_ToDCH](#)  
[ts\\_SS\\_ReconfTrChDCH\\_ToDCH\\_64k](#)  
[ts\\_SS\\_ReestablishPhyChDCH](#)  
[ts\\_SS\\_RemovePhyChDCH](#)  
[ts\\_SS\\_RemovePhyChFACH](#)  
[ts\\_SS\\_RemoveTrChDCH](#)  
[ts\\_SS\\_ResumeAll](#)  
[ts\\_SS\\_SuspendAll](#)  
[ts\\_CC\\_EnterU10\\_MT\\_Streaming14\\_4k](#)  
[ts\\_CC\\_EnterU10\\_MT\\_Streaming28\\_8k](#)  
[ts\\_CC\\_EnterU10\\_MT\\_Streaming57\\_6k](#)  
[ts\\_CC\\_InitTCV\\_MT\\_ForMultiRAT](#)  
[ts\\_RRC\\_ConnEstCS\\_MO\\_P3\\_P4](#)  
[ts\\_RRC\\_ConnEstPS\\_MO\\_P5\\_P6](#)  
[ts\\_RRC\\_ConnEstPS\\_MT\\_P5\\_P6](#)  
[ts\\_RRC\\_NAS\\_CallSetupCS\\_MO\\_P7\\_P8](#)  
[ts\\_RRC\\_NAS\\_CallSetupCS\\_MT\\_P7\\_P8](#)  
[ts\\_RRC\\_NAS\\_SessionActPS\\_MO\\_P9\\_P10](#)  
[ts\\_RRC\\_NAS\\_SessionActPS\\_MT\\_P9\\_P10](#)  
[ts\\_RRC\\_RAB\\_EstCS\\_MO\\_P11\\_P12](#)  
[ts\\_RRC\\_RAB\\_EstCS\\_MT\\_P11\\_P12](#)  
[ts\\_RRC\\_RAB\\_EstPS\\_MO\\_MT\\_P13\\_P14](#)  
[ts\\_TransitToCellPCH\\_P15\\_P16](#)  
[ts\\_TransitToURA\\_PCH\\_P17\\_P18](#)

### M\_RAT\_ HO

[ts\\_CreateCell\\_GPRS\\_Comb](#)  
[ts\\_CreateCell\\_GSM](#)  
[ts\\_CreateCell\\_GSM\\_Comb](#)  
[ts\\_SetBS\\_IdCode](#)  
[ts\\_SS\\_CreatePhyChOfCombType11](#)  
[ts\\_SS\\_CreatePhyChOfCombType4](#)  
[ts\\_SS\\_CreatePhyChOfCombType5](#)  
[ts\\_SS\\_CreatePhyChOfCombType6](#)  
[ts\\_SS\\_CreatePhyChOfCombType7](#)  
[ts\\_SS\\_CreatePhyChOfTrafficChType](#)  
[ts\\_SendDefSysInfoGSM](#)  
[ts\\_SendSysInfoType1](#)  
[ts\\_SendSysInfoType13](#)  
[ts\\_SendSysInfoType2](#)  
[ts\\_SendSysInfoType2bis](#)  
[ts\\_SendSysInfoType2quater](#)  
[ts\\_SendSysInfoType2ter](#)  
[ts\\_SendSysInfoType3](#)  
[ts\\_SendSysInfoType4](#)  
[ts\\_SendSysInfoType5](#)  
[ts\\_SendSysInfoType5bis](#)  
[ts\\_SendSysInfoType5ter](#)  
[ts\\_SendSysInfoType6](#)  
[ts\\_SendSysInfoType7](#)  
[ts\\_SendSysInfoType8](#)  
[ts\\_SendDefSysInfoGPRS](#)

### RRC

[pr\\_GotoState6\\_11\\_MO](#)  
[pr\\_GotoState6\\_11\\_MT](#)  
[pr\\_GotoState6\\_5\\_Or6\\_7\\_MO](#)  
[pr\\_GotoState6\\_5\\_Or6\\_7\\_MT](#)

## Test steps v120

pr GotoState6\_6\_Or6\_8\_MO  
pr GotoState6\_6\_Or6\_8\_MT  
pr GotoState6\_9\_Or6\_10\_MO  
pr GotoState6\_9\_Or6\_10\_MT  
ts SetUpRAB\_FACH\_ToDCH\_PS  
ts SetUpRAB\_PS\_DCH\_ToFACH  
ts SetUpRAB\_Send  
ts DL\_InitTurboSupport  
ts InitCapability  
ts InitPDCP\_Capability  
ts InitSimultaneousSCCPCH\_DPCH\_Reception  
ts UL\_InitTurboSupport  
ts SS\_RB\_SetupFACH\_ToDCH\_PS  
ts SS\_2\_FACH\_1\_RACH\_ModifyDCH  
ts SS\_ReConfFACH\_ToDCH\_PS  
ts SS\_PS\_ReconfFACH\_ToDCH  
ts CPHY\_DPCH\_DL\_InfoModify  
ts CPHY\_UL\_ScramblingCodeModNow  
ts SS\_4DCH\_DCCH\_DTCH\_Modify  
ts SS\_DPCH\_ChannelizationCodeDef  
ts SS\_DPCH\_ChannelizationCodeModify  
ts SS\_PhysChReconfFACH\_ToDCH\_PS  
ts SS\_RB10\_To\_RB12\_TM\_10\_2k\_Cfg  
ts SS\_RB\_SetupDCH\_ToDCH  
ts SS\_ReConfTrChDCH\_ToDCH\_TM\_10\_2k  
ts SS\_ReConfTrChDCH\_ToDCH\_TM\_28\_8k  
ts SS\_ReConfTrChDCH\_ToDCH\_TM\_32k  
ts SS\_ReleaseDCH\_ToDCH  
ts SS\_ReleaseDCH\_ToDCH\_CS\_Speech  
ts SS\_ReleaseDCH\_ToFACH\_PS  
ts SS\_ReleaseFACH\_ToDCH\_PS  
ts RB\_ReleaseFACH\_ToFACH\_PS  
ts CheckUE\_NoStatusPDU  
ts RRC\_ReceiveRB\_RelCmpl  
ts ChangeMIB\_ValueTagSpecificValue  
ts ModifiedRegionalParaInitNoSIB12  
ts ModifiedRegionalParaInitWithSIB12  
ts SIB12\_MsgNoSegments  
ts SendModifiedSysInfoNoSIB12  
ts SendSysInfoModifiedSIB12  
ts SendSysInfoModifiedSIB3And4  
ts SendSystemInfoChangeInd  
ts SysInfoModifySIB11\_MIB\_RRC  
ts SysInfoModifySIB11\_RRC  
ts SysInfoModifySIB12\_MIB\_RRC  
ts SysInfoModifySIB12\_RRC  
ts SysInfoModifySIB1\_SIB11\_RRC  
ts RRC\_ConnEstToFACH\_OrDCH\_ToCS\_6\_1\_PS\_6\_3  
ts GotoState6\_1\_Or6\_3\_MO  
ts ToStateMO\_CS\_6\_9\_PS\_6\_10Or6\_11  
ts ToStateMO\_CS\_6\_5Or6\_6\_PS\_6\_7Or6\_8  
ts GoToState\_CS\_6\_1\_PS\_6\_3  
ts ToStateMO\_CS\_6\_1\_PS\_6\_3  
ts ModifiedRegionalParaInit6\_1\_2  
ts ModifiedRegionalParaInit6\_1\_2\_SIB\_11\_12  
ts NoResponseOnCell  
ts PagingOnAllConfiguredCells  
ts PagingType1\_IMSI  
ts RecieveRandomAccessReq  
ts RegistrationReject

[ts\\_SendDefSysInfo](#)  
[ts\\_SendModifiedSysInfo](#)  
[ts\\_SendModifiedSysInfoSIB11\\_12](#)  
[ts\\_GSM\\_SS\\_CellRelease](#)  
[ts\\_GSM\\_ChannelRelease](#)  
[ts\\_GSMConnectionRelease](#)  
[ts\\_GSM\\_CellBarred](#)  
[ts\\_GSM\\_CellUnbarred](#)  
[ts\\_GSM\\_IdleUpdated](#)  
[ts\\_GSM\\_SetPowerLevel](#)  
[ts\\_GSM\\_TrafficChannelconfigure](#)  
[ts\\_G\\_ImmediateAssignReject](#)  
[ts\\_G\\_PagingOnAllConfiguredCells](#)  
[ts\\_G\\_RecieveChannelRequest](#)  
[ts\\_G\\_RegistrationReject](#)  
[ts\\_G\\_SS\\_Release](#)  
[ts\\_G\\_SendTMSIPagingInCell](#)  
[ts\\_G\\_SetTmpCellInfo](#)  
[ts\\_GSM\\_SetChPowerLevel](#)  
[ts\\_Delay\\_N\\_Seconds](#)  
[ts\\_GSM\\_CellConfig](#)  
[ts\\_GSM\\_DecrementCellPowerLevel](#)  
[ts\\_GSM\\_IncrementCellPowerLevel](#)  
[ts\\_GSM\\_InitVariables](#)  
[ts\\_GSM\\_SendDefSysInfo](#)  
[ts\\_PO\\_GSM\\_ConnectionandSS\\_Release](#)

**NAS**

[ts\\_MM\\_ChangeLAC](#)  
[ts\\_MM\\_ChkEcallIMEI](#)  
[ts\\_MM\\_ChkEcallIMSI](#)  
[ts\\_MM\\_ChkEcallIMSI\\_NoKey](#)  
[ts\\_MM\\_IMSI\\_Attach](#)  
[ts\\_MM\\_IMSI\\_AttachIni](#)  
[ts\\_MM\\_IMSI\\_DetachNoReaction](#)  
[ts\\_MM\\_LupAndStop](#)  
[ts\\_MM\\_LupAuth](#)  
[ts\\_MM\\_LupAuth2](#)  
[ts\\_MM\\_LupAuth3](#)  
[ts\\_MM\\_LupAuth4](#)  
[ts\\_MM\\_LupAuth5](#)  
[ts\\_MM\\_LupAuthRpt](#)  
[ts\\_MM\\_LupIMSI](#)  
[ts\\_MM\\_LupInit](#)  
[ts\\_MM\\_LupInit2](#)  
[ts\\_MM\\_LupPer](#)  
[ts\\_MM\\_LupPer2](#)  
[ts\\_MM\\_LupPerFail](#)  
[ts\\_MM\\_LupPerRej](#)  
[ts\\_MM\\_LupPerRej2](#)  
[ts\\_MM\\_LupProc](#)  
[ts\\_MM\\_LupProc2](#)  
[ts\\_MM\\_LupProc3](#)  
[ts\\_MM\\_LupRej](#)  
[ts\\_MM\\_LupRej2](#)  
[ts\\_MM\\_NoCM\\_Services](#)  
[ts\\_MM\\_RmvFbdnPLMN](#)  
[ts\\_MM\\_RmvFbdnPLMN\\_1](#)  
[ts\\_MM\\_StartCellIC](#)  
[ts\\_MM\\_TMSI\\_Reallocation](#)

## Test steps v120

ts\_MM\_Start2\_Cells  
ts\_MM\_StartCellB  
ts\_UT\_InitCM\_ServReq  
ts\_UT\_InitNonCallRelSS  
ts\_AT\_InitEmergencyCall  
ts\_AT\_CheckAlerting  
ts\_AT\_CheckAlertingStop  
ts\_AT\_DTMF\_StartTone  
ts\_MMI\_AucallingInitCall  
ts\_MMI\_AucallingInitCall\_BlackList  
ts\_MMI\_AucallingResetBlacklist  
ts\_MMI\_CheckDTCH\_NotThroughConnected  
ts\_MMI\_DTMF\_CheckTone  
ts\_MMI\_EnableCallRefusal  
ts\_AT\_SetMinQoS  
ts\_AT\_SecondaryPDP\_Context  
ts\_AT\_DeactPDP\_Context\_duplicate  
ts\_AT\_ModifyPDP\_Context  
ts\_CC\_AutocallingAttempt  
ts\_CC\_BasicServMO\_Tel  
ts\_CC\_BasicServMT\_Tel  
ts\_CC\_CheckStateU0\_MO  
ts\_CC\_CheckStateU0\_MT  
ts\_CC\_CreateCellA  
ts\_CC\_Disconnect  
ts\_CC\_EnterU10\_3\_MO  
ts\_CC\_EnterU10\_4\_MO  
ts\_CC\_EnterU10\_MO  
ts\_CC\_EnterU10\_MT  
ts\_CC\_EnterU11\_3  
ts\_CC\_EnterU11\_4  
ts\_CC\_EnterU12  
ts\_CC\_EnterU12\_3  
ts\_CC\_EnterU1\_4  
ts\_CC\_EnterU3  
ts\_CC\_EnterU3\_3  
ts\_CC\_EnterU3\_4  
ts\_CC\_EnterU4  
ts\_CC\_EnterU4\_3  
ts\_CC\_EnterU4\_4  
ts\_CC\_EnterU6\_2  
ts\_CC\_EnterU6\_4  
ts\_CC\_EnterU7  
ts\_CC\_EnterU7\_2  
ts\_CC\_EnterU8  
ts\_CC\_EnterU8\_2  
ts\_CC\_EnterU8\_4  
ts\_CC\_EnterU9  
ts\_CC\_EnterU9\_2  
ts\_CC\_EnterU9\_4  
ts\_CC\_PrEnterU1  
ts\_CC\_PrEnterU10\_4\_MO  
ts\_CC\_PrEnterU10\_MO  
ts\_CC\_PrEnterU10\_MT  
ts\_CC\_PrEnterU11\_3  
ts\_CC\_PrEnterU11\_3Timer  
ts\_CC\_PrEnterU11\_4  
ts\_CC\_PrEnterU12  
ts\_CC\_PrEnterU12\_3  
ts\_CC\_PrEnterU19

## Test steps v120

[ts\\_CC\\_PrEnterU19\\_4](#)  
[ts\\_CC\\_PrEnterU19\\_4Timer](#)  
[ts\\_CC\\_PrEnterU1\\_4](#)  
[ts\\_CC\\_PrEnterU1\\_Timer](#)  
[ts\\_CC\\_PrEnterU3](#)  
[ts\\_CC\\_PrEnterU3\\_3](#)  
[ts\\_CC\\_PrEnterU3\\_4](#)  
[ts\\_CC\\_PrEnterU4](#)  
[ts\\_CC\\_PrEnterU4\\_3](#)  
[ts\\_CC\\_PrEnterU4\\_4](#)  
[ts\\_CC\\_PrEnterU7](#)  
[ts\\_CC\\_PrEnterU7\\_2](#)  
[ts\\_CC\\_PrEnterU8](#)  
[ts\\_CC\\_PrEnterU8\\_2](#)  
[ts\\_CC\\_PrEnterU8\\_4](#)  
[ts\\_CC\\_PrEnterU9\\_4](#)  
[ts\\_CC\\_EnterU10\\_MT\\_IMSI](#)  
[ts\\_NAS\\_LowerLayerFail](#)  
[ts\\_GMM\\_AuthenticationInit\\_InvalidMAC](#)  
[ts\\_GMM\\_AuthenticationInit\\_InvalidSQN](#)  
[ts\\_GMM\\_Config\\_CellA\\_CellB](#)  
[ts\\_GMM\\_Config\\_CellA\\_CellB\\_CellC](#)  
[ts\\_IMSI\\_AttachSequence](#)  
[ts\\_PeriodicLocationUpdatingSequence](#)  
[ts\\_MMI\\_SetOpModeA](#)  
[ts\\_MMI\\_SetOpModeC](#)  
[ts\\_MMI\\_USIM\\_InsertClean](#)  
[ts\\_MMI\\_InserUSIMAccessClassX](#)  
[ts\\_MMI\\_Trigger\\_GMM\\_AttachForNonPS\\_Services](#)  
[ts\\_MMI\\_Trigger\\_GMM\\_DetachForNonPS\\_Services](#)  
[ts\\_PS\\_PagingResp](#)  
[ts\\_CS\\_PagingResp](#)  
[ts\\_PS\\_PagingType1BCCH\\_Modified](#)  
[ts\\_VerifyNoAccess](#)  
[ts\\_VerifyNoNAS](#)  
[ts\\_CS\\_Paging\\_TMSI](#)  
[ts\\_CS\\_Paging\\_IMSI](#)  
[ts\\_PS\\_Paging\\_IMSI](#)  
[ts\\_PS\\_Paging\\_PTMSI](#)  
[ts\\_RRC\\_CellUpdate\\_DCCH\\_3\\_4k](#)  
[ts\\_RegistrationOnCS](#)  
[ts\\_RegistrationOnCS2](#)  
[ts\\_RegistrationOnCS\\_IfOpModeA](#)  
[ts\\_RegistrationOnCS2\\_IfOpModeA](#)  
[ts\\_ModifyPDP\\_Context\\_MT\\_Accept](#)  
[ts\\_SecPDP\\_ContextAccept\\_MO](#)

### SMS

[ts\\_SMSCS\\_SetupMO](#)  
[ts\\_SMSCS\\_SetupMO\\_Part1](#)  
[ts\\_SMSCS\\_SetupMT](#)  
[ts\\_SMSCS\\_SetupMT\\_U10](#)  
[ts\\_SMSPS\\_SetupMO](#)  
[ts\\_SMSPS\\_SetupMO\\_Part1](#)  
[ts\\_SMSPS\\_SetupMT](#)  
[ts\\_SMS\\_InitTI](#)  
[ts\\_SMS\\_SetupMO\\_Mode](#)  
[ts\\_AT\\_CMGD](#)  
[ts\\_AT\\_CMGD\\_All](#)  
[ts\\_AT\\_CMGF](#)

## Test steps v120

[ts\\_AT\\_CMGR](#)  
[ts\\_AT\\_CMGW](#)  
[ts\\_AT\\_CNMI](#)  
[ts\\_AT\\_CPMS](#)  
[ts\\_AT\\_CSCA](#)  
[ts\\_AT\\_CSCS](#)  
[ts\\_AT\\_CSMP\\_Rel](#)  
[ts\\_AT\\_CSMS](#)  
[ts\\_AT\\_EmptyMsgStorage](#)  
[ts\\_AT\\_InitSMS\\_ThreeMsgs](#)  
[ts\\_AT\\_Rmv1SM](#)  
[ts\\_MMI\\_ChkCBS\\_Received](#)  
[ts\\_MMI\\_ChkMCEF\\_Reset](#)  
[ts\\_MMI\\_ChkMCEF\\_Set](#)  
[ts\\_MMI\\_ChkMsgDisplayed](#)  
[ts\\_MMI\\_ChkMsgIndicated](#)  
[ts\\_MMI\\_ChkMsgNotIndicated](#)  
[ts\\_MMI\\_ChkUSIM\\_AtIndMemProblem](#)  
[ts\\_MMI\\_ChkUSIM\\_AtIndOK](#)  
[ts\\_MMI\\_ConnectUSIM\\_Simulator](#)  
[ts\\_MMI\\_InitSMS\\_CmdDel](#)  
[ts\\_MMI\\_InitSMS\\_CmdEnq](#)  
[ts\\_MMI\\_SM\\_Reply](#)  
[ts\\_UT\\_ChkAllSM\\_But3rd](#)  
[ts\\_UT\\_RecallAndIndicate](#)  
[ts\\_UT\\_RecallAndNotDisplay](#)  
[ts\\_UT\\_SM\\_IndicateAndReply](#)  
[ts\\_SM\\_ActCtxt](#)  
[ts\\_SM\\_ActCtxt\\_MO](#)  
[ts\\_SM\\_ActCtxt\\_MT](#)  
[ts\\_SM\\_DeactCtxt\\_MO](#)  
[ts\\_SM\\_DeactCtxt\\_MT](#)  
[ts\\_GMM\\_ServiceRequestWithoutAccept](#)

### BMC

[ts\\_BMC\\_SetupUM\\_CellPch](#)  
[ts\\_BMC\\_SetupUM\\_IdleMode](#)  
[ts\\_BMC\\_SetupUM\\_UraPch](#)  
[ts\\_Transit\\_FACH\\_ToURA\\_PCH](#)  
[ts\\_CalculationOfBMC\\_CBS\\_schedulingLevel2](#)  
[ts\\_MMI\\_ChkCBS\\_Ignored](#)  
[ts\\_MMI\\_ChkCBS\\_Received](#)

### PDCP

[ts\\_PDCP\\_SetupAM](#)  
[ts\\_PDCP\\_TwoCellsSetupAM](#)  
[ts\\_PDCP\\_SetupUM](#)  
[ts\\_PDCP\\_SetupUM\\_AM](#)  
[ts\\_RB\\_Release](#)  
[ts\\_RB\\_Releases](#)  
[ts\\_PDCP\\_AM\\_DataPDU\\_Transmission\\_without\\_compression](#)  
[ts\\_PDCP\\_SrnsRelocation](#)  
[ts\\_Cellselection](#)  
[ts\\_PDCP\\_AM\\_NoHeaderPDU\\_Transmission\\_without\\_compression](#)  
[ts\\_PDCP\\_AM\\_DataPDU\\_Transmission\\_with\\_RFC2507configuration](#)  
[ts\\_PDCP\\_AM\\_SeqNumPDU\\_Transmission\\_with\\_RFC2507configuration](#)  
[ts\\_PDCP\\_UM\\_DataPDU\\_Transmission\\_without\\_compression](#)  
[ts\\_PDCP\\_UM\\_NoHeaderPDU\\_Transmission\\_without\\_compression](#)  
[ts\\_PDCP\\_UM\\_DataPDU\\_Transmission\\_with\\_RFC2507configuration](#)  
[ts\\_AM\\_Transmission\\_Of\\_PDCP\\_SeqNumAndData](#)

# Test steps v120

[ts\\_AM\\_Transmission\\_Of\\_PDCP\\_Data](#)  
[ts\\_AM\\_Transmission\\_Of\\_PDCP\\_NoHeader](#)  
[ts UM Transmission Of PDCP Data](#)  
[ts UM Transmission Of PDCP NoHeader](#)  
[ts\\_Check\\_Received\\_IP\\_Packet\\_PDCP\\_DataPDU\\_with\\_RFC2507configuration](#)  
[ts\\_Check\\_Received\\_IP\\_Packet\\_PDCP\\_DataPDU\\_without\\_compression](#)  
[ts\\_Check\\_Received\\_IP\\_Packet\\_PDCP\\_NoHeader\\_PDU\\_without\\_compression](#)  
[ts\\_receive\\_and\\_check\\_not\\_returned\\_compressed\\_IP\\_Packet\\_with\\_PDCP\\_PDU](#)  
[ts\\_Check\\_Received\\_TCPIP\\_Packet\\_PDCP\\_DataPDU\\_without\\_RFC2507configuration](#)

## RLC

[pr\\_GenericSetupProcedures](#)  
[pr\\_InitiateUM\\_RLC\\_StateVariables](#)  
[pr\\_InitiateAM\\_RLC\\_StateVariables](#)  
[pr\\_RB\\_SetupUM7](#)  
[pr\\_RB\\_SetupAM7](#)  
[pr\\_RB\\_SetupUM15](#)  
[pr\\_RB\\_SetupAM15](#)  
[pr\\_CloseUE\\_TestLoop](#)  
[po\\_RB\\_Release](#)  
[po\\_OpenUE\\_TestLoop](#)  
[po\\_GenericCleanupProcedures](#)  
[ts\\_IncrementUM\\_VTUS](#)  
[ts\\_IncrementUM\\_VRUS](#)  
[ts\\_TxUMD\\_PRBS](#)  
[ts\\_RxUMD\\_PRBS](#)  
[ts\\_CreateUMD\\_PDU](#)  
[ts\\_TxUM\\_7\\_PRBS](#)  
[ts\\_TxUM\\_15\\_PRBS](#)  
[ts\\_RxUM\\_7\\_PRBS](#)  
[ts\\_RxUM\\_15\\_PRBS](#)  
[ts\\_IncrementAM\\_VTS](#)  
[ts\\_IncrementAM\\_VRR](#)  
[ts\\_TxAMD\\_PRBS](#)  
[ts\\_RxAMD\\_IgnoreStatusAck](#)  
[ts\\_RxAMD\\_NackPU0IgnoreStatusAck](#)  
[ts\\_CreateAMD\\_PDU](#)  
[ts\\_UpdateVRH](#)  
[ts\\_TxAM\\_7\\_PRBS](#)  
[ts\\_TxAM\\_15\\_PRBS](#)  
[ts\\_GetRxAM\\_PRBS](#)  
[ts\\_GetTxAM\\_PRBS](#)  
[ts\\_GetRxUM\\_PRBS](#)  
[ts\\_GetTxUM\\_PRBS](#)  
[ts\\_CalculatePaddingSize](#)  
[ts\\_RLC\\_Delay](#)

## MAC

[ts\\_GenericSetupProceduresToBGP6\\_2](#)  
[ts\\_GetAuthReqSegment](#)  
[ts\\_WaitForStatusPDU](#)  
[ts\\_SendAuthReq](#)  
[ts\\_TestNack](#)  
[ts\\_TestAck](#)  
[ts\\_RRC\\_ConnEstForMAC\\_Testing](#)

## RAB

[ts\\_2DCH\\_ModifyConvUnknown](#)  
[ts\\_2DCH\\_ModifyConvUnknown\\_64k\\_40](#)

## Test steps v120

ts 2DCH ModifyConvUnknown 28 8  
ts 2DCH ModifyInteractiveBackGround 32k 8kPS 10 CC  
ts 2DCH ModifyInteractiveBackGround 32k 8kPS 10 TC  
ts 2DCH ModifyStreamUnknown 128k 0k  
ts 2DCH ModifyStreamUnknown 64k 0k  
ts 3DCH ModifyConvUnknown 64k ConvUnknown 64k 20  
ts 3DCH ModifyConvUnknown 64k ConvUnknown 64k 40  
ts 3DCH ModifyConvUnknown 64k InteractiveBackground 128k 128k 20  
ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 20  
ts 3DCH ModifySpeech  
ts 4DCH ModifySpeech102  
ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 64k  
ts 5DCH ModifySpeech 12 2k ConvUnknown 64k 20  
ts RB10 TM CS RB20 AM PS Config  
ts RB10 To 11 TM CS Config  
ts RB10 To 12 TM CS RB20 AM PS Config  
ts RB10 To 13 TM CS Config  
ts RB10 To RB11 TM ConfigSpeech  
ts RB10 To RB12 TM ConfigSpeech  
ts RB20 AM PS RB10 TM CS Config  
ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 64k  
ts RB SendRB SetUp ConvUnknown 28 8  
ts RB SendRB SetUp ConvUnknown 32k 20  
ts RB SendRB SetUp ConvUnknown 32k 40  
ts RB SendRB SetUp ConvUnknown 64k 40  
ts RB SendRB SetUp ConvUnknown 64k ConvUnknown 64k 20  
ts RB SendRB SetUp ConvUnknown 64k ConvUnknown 64k 40  
ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 20  
ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 20  
ts RB SendRB SetUp DCH 128k 128kPS  
ts RB SendRB SetUp DCH 128k 2048kPS 10  
ts RB SendRB SetUp DCH 128k 2048kPS 20  
ts RB SendRB SetUp DCH 128k 384kPS 10  
ts RB SendRB SetUp DCH 128k 384kPS 20  
ts RB SendRB SetUp DCH 144k 144kPS  
ts RB SendRB SetUp DCH 32k 64kPS 10 CC  
ts RB SendRB SetUp DCH 32k 64kPS 10 TC  
ts RB SendRB SetUp DCH 32k 64kPS 20 CC  
ts RB SendRB SetUp DCH 32k 64kPS 20 TC  
ts RB SendRB SetUp DCH 32k 8kPS 10 CC  
ts RB SendRB SetUp DCH 32k 8kPS 10 TC  
ts RB SendRB SetUp DCH 32k 8kPS 20 CC  
ts RB SendRB SetUp DCH 32k 8kPS 20 TC  
ts RB SendRB SetUp DCH 384k 2048kPS 10  
ts RB SendRB SetUp DCH 384k 2048kPS 20  
ts RB SendRB SetUp DCH 384k 384kPS 10  
ts RB SendRB SetUp DCH 384k 384kPS 20  
ts RB SendRB SetUp DCH 64k 144kPS  
ts RB SendRB SetUp DCH 64k 2048kPS 10  
ts RB SendRB SetUp DCH 64k 2048kPS 20  
ts RB SendRB SetUp DCH 64k 256kPS 10  
ts RB SendRB SetUp DCH 64k 256kPS 20  
ts RB SendRB SetUp DCH 64k 384kPS 10  
ts RB SendRB SetUp DCH 64k 384kPS 20  
ts RB SendRB SetUp DCH 64k 8kPS  
ts RB SendRB SetUp DCH 64k 8k CC PS  
ts RB SendRB SetUp Speech 10 2k  
ts RB SendRB SetUp Speech 12 2k ConvUnknown 64k 20  
ts RB SendRB SetUp Speech 4 75k  
ts RB SendRB SetUp Speech 5 15k

## Test steps v120

ts RB SendRB SetUp Speech 5 9k  
ts RB SendRB SetUp Speech 6 7k  
ts RB SendRB SetUp Speech 7 4k  
ts RB SendRB SetUp Speech 7 95k  
ts RB SendRB SetUp StreamUnknown 0k 128k  
ts RB SendRB SetUp StreamUnknown 0k 384k  
ts RB SendRB SetUp StreamUnknown 0k 64k  
ts RB SendRB SetUp StreamUnknown 128k 0k  
ts RB SendRB SetUp StreamUnknown 64k 0k  
ts RB SetUpRAB CS  
ts RB SetUpRAB CS PS  
ts RB SetUpRAB PS  
ts RB SubTest RB10  
ts RB SubTest RB10 RB11 RB12  
ts RB SubTest RB10 RB11 RB12 RB13  
ts RB SubTest RB10 RB11 RB12 RB13 TM  
ts RB SubTest RB10 RB11 RB12 RB20  
ts RB SubTest RB10 RB13  
ts RB SubTest RB10 RB13 TM  
ts RB SubTest RB10 RB20  
ts RB SubTest RB10 TM  
ts RB SubTest RB11  
ts RB SubTest RB13  
ts RB SubTest RB13 TM  
ts RB SubTest RB20  
ts RB SubTest RB20 AM  
ts RB SubTest RB20 RB10 TM  
ts SS 2DCH ModifyInteractiveBackGround 128k 128kPS  
ts SS 2DCH ModifyInteractiveBackGround 128k 2048kPS 10  
ts SS 2DCH ModifyInteractiveBackGround 128k 2048kPS 20  
ts SS 2DCH ModifyInteractiveBackGround 128k 384kPS 10  
ts SS 2DCH ModifyInteractiveBackGround 128k 384kPS 20  
ts SS 2DCH ModifyInteractiveBackGround 144k 144kPS  
ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 10 CC  
ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 10 TC  
ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 20 CC  
ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 20 TC  
ts SS 2DCH ModifyInteractiveBackGround 32k 8kPS 20 CC  
ts SS 2DCH ModifyInteractiveBackGround 32k 8kPS 20 TC  
ts SS 2DCH ModifyInteractiveBackGround 384k 2048kPS 10  
ts SS 2DCH ModifyInteractiveBackGround 384k 2048kPS 20  
ts SS 2DCH ModifyInteractiveBackGround 384k 384kPS 10  
ts SS 2DCH ModifyInteractiveBackGround 384k 384kPS 20  
ts SS 2DCH ModifyInteractiveBackGround 64k 128k PS  
ts SS 2DCH ModifyInteractiveBackGround 64k 144kPS  
ts SS 2DCH ModifyInteractiveBackGround 64k 2048kPS 10  
ts SS 2DCH ModifyInteractiveBackGround 64k 2048kPS 20  
ts SS 2DCH ModifyInteractiveBackGround 64k 256kPS 10  
ts SS 2DCH ModifyInteractiveBackGround 64k 256kPS 20  
ts SS 2DCH ModifyInteractiveBackGround 64k 384kPS 10  
ts SS 2DCH ModifyInteractiveBackGround 64k 384kPS 20  
ts SS 2DCH ModifyInteractiveBackGround 64k 8kPS  
ts SS 2DCH ModifyInteractiveBackGround 64k 8k CC PS  
ts SS 2DCH ModifyStreamUnknown 0k 128k  
ts SS 2DCH ModifyStreamUnknown 0k 384k  
ts SS 2DCH ModifyStreamUnknown 0k 64k  
ts SendRB SetUp DCH 64k 128kPS  
ts RB SubTest1 ToReceiveTestdata TM  
ts RRC PagType1 P TMSI Cause  
ts RB SubTest1 to receive testdata TM

## Test steps v120

[ts\\_RB\\_InitTest\\_CS\\_PS](#)  
[ts\\_RB\\_InitTest\\_CS](#)  
[ts\\_RB\\_InitTest\\_PS](#)  
[ts\\_RB\\_SubTest\\_RB10\\_RB11](#)  
[ts\\_SS\\_TFCRestriction](#)  
[ts\\_InitSecurityIE\\_RAB1](#)  
[ts\\_RRC\\_DL\\_SecurityRAB1](#)  
[ts\\_RRC\\_ReceiveRB\\_SetupCmpl1](#)  
[ts\\_CMAC\\_DL\\_CipherCfg1](#)  
[ts\\_SetCellConfig1](#)