3GPP TSG CN Plenary Meeting #19 **NP-030077**
12th - 14th March 2003. Birmingham, U.K.

Source: TSG CN WG3

Title: CR on Rel-5 Work Item TEI.

Agenda item: 8.8

Document for: APPROVAL

Introduction:

This document contains **1** CR on **Rel-5 Work Item TEI,** including the corresponding mirror CRs (as required).

The CR has been agreed by TSG CN WG3 and is forwarded to TSG CN Plenary meeting #19 for approval.

WG_tdoc	Title	Spec	CR	Rev	Cat	Rel	C_Ver
N3-030032	Correction of erroneous implemented CRs	29.007	065		F	Rel-5	5.4.0

3GPP TSG-CN WG3 Meeting #27
Dublin, Ireland, 10th - 14th February 2003.

Tdoc ⌘N3-030032

CR-Form-v7

CHANGE REQUEST

⌘ **29.007** **CR** **065** ⌘ **rev** **-** ⌘ Current version: **5.4.0** ⌘

*For **HELP** on using this form, see bottom of this page or look at the pop-up text over the ⌘ symbols.*

Proposed change affects: UICC apps⌘ ☐ ME ☐ Radio Access Network ☐ Core Network **X**

Title:	⌘	Correction of errorneous implemented CRs
Source:	⌘	TSG_CN WG3 *[MCC]*
Work item code:	⌘	TEI
Date:	⌘	24/01/03
Category:	⌘	**F**
Release:	⌘	Rel-5

Use one of the following categories:
F *(correction)*
A *(corresponds to a correction in an earlier release)*
B *(addition of feature),*
C *(functional modification of feature)*
D *(editorial modification)*
Detailed explanations of the above categories can be found in 3GPP TR 21.900.

Use one of the following releases:

2	*(GSM Phase 2)*
R96	*(Release 1996)*
R97	*(Release 1997)*
R98	*(Release 1998)*
R99	*(Release 1999)*
Rel-4	*(Release 4)*
Rel-5	*(Release 5)*
Rel-6	*(Release 6)*

Reason for change:	⌘	Due to the implementation of one CRs, text has disapeared that is still needed.
Summary of change:	⌘	Clause 11.2.2: missing text again added Clause 11.3.2: new correction
Consequences if not approved:	⌘	Specification is not correct.

Clauses affected:	⌘	11.2.2 and 11.3.2

Other specs affected: ⌘	Y	N	
		X	Other core specifications
		X	Test specifications
		X	O&M Specifications

⌘

Other comments: ⌘

How to create CRs using this form:
Comprehensive information and tips about how to create CRs can be found at http://www.3gpp.org/specs/CR.htm.
Below is a brief summary:

1) Fill out the above form. The symbols above marked ⌘ contain pop-up help information about the field that they are closest to.

2) Obtain the latest version for the release of the specification to which the change is proposed. Use the MS Word "revision marks" feature (also known as "track changes") when making the changes. All 3GPP specifications can be downloaded from the 3GPP server under ftp://ftp.3gpp.org/specs/ For the latest version, look for the directory name with the latest date e.g. 2001-03 contains the specifications resulting from the March 2001 TSG meetings.

3) With "track changes" disabled, paste the entire CR form (use CTRL-A to select it) into the specification just in front of the clause containing the first piece of changed text. Delete those parts of the specification which are not relevant to the change request.

11.2.2 A-TRAU' frame format

One A-TRAU' frame consists of two consecutive A-TRAU frames. Figure 15 shows the format of one A-TRAU frame.

Octet number	bit number 0	1	2	3	4	5	6	7	
0	0	0	0	0	0	0	0	0	
1	0	0	0	0	0	0	0	0	
2	1	**C1**	**C2**	**C3**	**C4**	**C5**	**M1**	**M2**	
3	**Z1**	D1	D2	D3	D4	D5	D6	D7	
4	D8	D9	D10	D11	D12	D13	D14	D15	36 bit data field 1
5	D16	D17	D18	D19	D20	D21	D22	D23	
6	D24	D25	D26	D27	D28	D29	D30	D31	
7	D32	D33	D34	D35	D36	**Z2**	D1	D2	
8	D3	D4	D5	D6	D7	D8	D9	D10	
9	D11	D12	D13	D14	D15	D16	D17	D18	36 bit data field 2
10	D19	D20	D21	D22	D23	D24	D25	D26	
11	D27	D28	D29	D30	D31	D32	D33	D34	
12	D35	D36	**Z3**	D1	D2	D3	D4	D5	
13	D6	D7	D8	D9	D10	D11	D12	D13	
14	D14	D15	D16	D17	D18	D19	D20	D21	36 bit data field 3
15	D22	D23	D24	D25	D26	D27	D28	D29	
16	D30	D31	D32	D33	D34	D35	D36	**Z4**	
17	D1	D2	D3	D4	D5	D6	D7	D8	
18	D9	D10	D11	D12	D13	D14	D15	D16	36 bit data field 4
19	D17	D18	D19	D20	D21	D22	D23	D24	
20	D25	D26	D27	D28	D29	D30	D31	D32	
21	D33	D34	D35	D36	**Z5**	D1	D2	D3	
22	D4	D5	D6	D7	D8	D9	D10	D11	
23	D12	D13	D14	D15	D16	D17	D18	D19	36 bit data field 5
24	D20	D21	D22	D23	D24	D25	D26	D27	
25	D28	D29	D30	D31	D32	D33	D34	D35	
26	D36	**Z6**	D1	D2	D3	D4	D5	D6	
27	D7	D8	D9	D10	D11	D12	D13	D14	
28	D15	D16	D17	D18	D19	D20	D21	D22	36 bit data field 6
29	D23	D24	D25	D26	D27	D28	D29	D30	
30	D31	D32	D33	D34	D35	D36	**Z7**	D1	
31	D2	D3	D4	D5	D6	D7	D8	D9	
32	D10	D11	D12	D13	D14	D15	D16	D17	
33	D18	D19	D20	D21	D22	D23	D24	D25	36 bit data field 7
34	D26	D27	D28	D29	D30	D31	D32	D33	
35	D34	D35	D36	**Z8**	D1	D2	D3	D4	
36	D5	D6	D7	D8	D9	D10	D11	D12	
37	D13	D14	D15	D16	D17	D18	D19	D20	36 bit data field 8
38	D21	D22	D23	D24	D25	D26	D27	D28	
39	D29	D30	D31	D32	D33	D34	D35	D36	

Figure 15: A-TRAU 320 bit frame

Data Bits (Dxx):

The 288 data bits of an A-TRAU frame are divided in eight fields of 36 bits.

Control bits (C Bits):

C1 to C4:

The Control bits C1 to C4 define the used data rate. C1 to C4 in the first A-TRAU frame indicate the data rate in send direction.

C1 to C4 in the second A-TRAU frame indicate the used data rate in backward direction. This is required for Rate Control that is required in uplink direction. For details on Rate Control see 3GPP TS 25.415 [42].

Table 11: A-TRAU' control bits

C1	C2	C3	C4	Radio Interface User Rate
1	0	1	1	57,6 kbit/s
1	0	1	0	33,6 kbit/s
1	0	0	0	28,8 kbit/s
0	1	1	1	14,4 kbit/s

C5:

C5 is not used, it is set to binary '1'.

Bit M1:

An A-TRAU' frame is made of two consecutive A-TRAU which build the transport container for 576 data bits. Bit M1 is used to determine the order of the A-TRAU frames within an A-TRAU' frame.

The two M1 bits are referred to as the Frame Start Identifier. The FSI value is 01. These values are assigned to the M1 bit as shown below:

Table 12: Frame Start Identifier

	M1 bit
First A-TRAU frame	0
Second A-TRAU frame	1

Bit M2:

The M2 bit is used to indicate 'valid' A-TRAU' frames. The M2 bit in both of the two consecutive A-TRAU frames relating to an A-TRAU' frame shall have the same value.

Transparent mode:

In transparent mode M2 is clamped to binary '0'.

Non-transparent mode:

In non-transparent mode M2 is used for DTX. If DTX is applied, M2 is set to binary '1'. If DTX is not to be applied, M2 bit is set to binary '0'. The DTX handling is used in both directions for rate adaptation purpose. This means that the sending entity will insert 'fill RLP-frames' with DTX set to binary '1' in case no RLP-frame is available.

Fill frames are also sent in order to adapt the RLP transmission frequency to the AIUR. The ratio between RLP frames and ‘fill’ RLP frames is defined in the following table:

Table 13: RLP transmission frequency

AIUR	Ratio between RLP and ‘fill’ RLP frames
57.6 kbit/s	Only valid frames
28.8 kbit/s	1 valid frame followed by 1 ‘fill’ frame
14.4 kbit/s	1 valid frame followed by 3 ‘fill’ frames

Z bits:

The bits Zi are used for Framing Pattern Substitution mechanism. This mechanism is defined in 3GPP TS 48.020 [28].

Mapping of A-TRAU' frames to PCM time slots:

A-TRAU' frames shall be mapped octet aligned to PCM time slots. I.e. bit number 0 to 7 of each octet of an A-TRAU' frame shall be mapped to bit number 0 to 7 of the PCM time slot.

Next section modified

11.3.2. User plane for non-transparent services

For the handover scenario from GERAN A/Gb mode MSC to a GERAN Iu mode MSC, the existing A-TRAU' frame format will be extended to support the new defined RAB subflow data rates of the GERAN Iu mode.

For the RAB subflows with 12 kbit/s, 24 kbit/s, 36 kbit/s and 48 kbit/s the RLP frame length of 240 bit is used. For the transfer of this RLP frame length to A-TRAU' protocol is modified. The A-TRAU'' protocol is introduced. An A-TRAU'' frame has the same layout as the A-TRAU' frame and contains two A-TRAU frames.

One RLP frame with the length of 240 bit is contained in one A-TRAU frame. The A-TRAU'' protocol is only used for the non-transparent services.

In figure 15a, the format of the A-TRAU frame for the RLP frame length of 240 is shown.

Octet number	Bit number 0	1	2	3	4	5	6	7	
0	0	0	0	0	0	0	0	0	
1	0	0	0	0	0	0	0	0	
2	1	**C1**	**C2**	**C3**	**C4**	**C5**	**M1**	**M2**	
3	**Z1**	D1	D2	D3	D4	D5	D6	D7	
4	D8	D9	D10	D11	D12	D13	D14	D15	36 bit data field 1
5	D16	D17	D18	D19	D20	D21	D22	D23	
6	D24	D25	D26	D27	D28	D29	D30	D31	
7	D32	D33	D34	D35	D36	**Z2**	D1	D2	
8	D3	D4	D5	D6	D7	D8	D9	D10	
9	D11	D12	D13	D14	D15	D16	D17	D18	36 bit data field 2
10	D19	D20	D21	D22	D23	D24	D25	D26	
11	D27	D28	D29	D30	D31	D32	D33	D34	
12	D35	D36	**Z3**	D1	D2	D3	D4	D5	
13	D6	D7	D8	D9	D10	D11	D12	D13	
14	D14	D15	D16	D17	D18	D19	D20	D21	36 bit data field 3
15	D22	D23	D24	D25	D26	D27	D28	D29	
16	D30	D31	D32	D33	D34	D35	D36	**Z4**	
17	D1	D2	D3	D4	D5	D6	D7	D8	
18	D9	D10	D11	D12	D13	D14	D15	D16	36 bit data field 4
19	D17	D18	D19	D20	D21	D22	D23	D24	
20	D25	D26	D27	D28	D29	D30	D31	D32	
21	D33	D34	D35	D36	**Z5**	D1	D2	D3	
22	D4	D5	D6	D7	D8	D9	D10	D11	
23	D12	D13	D14	D15	D16	D17	D18	D19	36 bit data field 5
24	D20	D21	D22	D23	D24	D25	D26	D27	
25	D28	D29	D30	D31	D32	D33	D34	D35	
26	D36	**Z6**	D1	D2	D3	D4	D5	D6	
27	D7	D8	D9	D10	D11	D12	D13	D14	
28	D15	D16	D17	D18	D19	D20	D21	D22	36 bit data field 6
29	D23	D24	D25	D26	D27	D28	D29	D30	
30	D31	D32	D33	D34	D35	D36	**Z7**	D1	
31	D2	D3	D4	D5	D6	D7	D8	D9	
32	D10	D11	D12	D13	D14	D15	D16	D17	
33	D18	D19	D20	D21	D22	D23	D24	D25	36 bit data field 7
34	D26	D27	D28	D29	D30	D31	D32	D33	
35	D34	D35	D36	**Z8**	D1	D2	D3	D4	
36	D5	D6	D7	D8	D9	D10	D11	D12	
37	D13	D14	D15	D16	D17	D18	D19	D20	36 bit data field 8
38	D21	D22	D23	D24	D25	D26	D27	D28	
39	D29	D30	D31	D32	D33	D34	D35	D36	

Figure 15a: Use of A-TRAU frame for RLP frame size of 240 bits

Data Bits (Dxx):

The 288 data bits of an A-TRAU frame are divided in eight fields of 36 bits.

Only 240 data bits will be used. The data bits D25 … D 26 of the data field 7 and the data bits D1 … D36 of the data field 8 are set to '1' in of transfer of 240 bit long RLP frames.

Control bits (C Bits):

C1 to C4:

The Control bits C1 to C4 define the used data rate. C1 to C4 in the first A-TRAU frame indicate the data rate in send direction.

C1 to C4 in the second A-TRAU frame indicate the used data rate in backward direction. This is required for Rate Control in uplink direction.

Table 14: A-TRAU control bits for A-TRAU"

C1	C2	C3	C4	Radio Interface User Rate
1	0	1	1	57,6 bit/s
1	0	0	0	28,8 kbit/s
0	1	1	1	14,4 kbit/s
0	1	1	0	38,4 kbti/s
0	1	0	1	19,2 kbit/s
0	1	0	0	9,6 kbit/s

C5:

The C5 bit indicates that the A-TRAU'' protocol is used and one A-TRAU frame contains one RLP frame with the length of 240 bit. In this case C5 is set binary '0'.

Bit M1:

For A-TRAU'' the M1 bit in each A-TRAU frame is always set to 1.

Bit M2:

A-TRAU'' protocol is only used in non-transparent mode.

The M2 is used for DTX. If DTX is applied, M2 is set to binary '1'. If DTX is not to be applied, M2 bit is set to binary '0'. The DTX handling is used in both directions for rate adaptation purpose. This means that the sending entity will insert 'fill RLP-frames' with DTX set to binary '1' in case no RLP-frame is available.

Fill frames are also sent in order to adapt the RLP transmission frequency to the AIUR. The ratio between RLP frames and 'fill' RLP frames is defined in the following table for the A-TRAU'' protocol:

Table 15: RLP transmission frequency

AIUR	Ratio between RLP and 'fill' RLP frames
38,4 kbit/s	Each A-TRAU frame is valid
28,8 kbit/s	An A-TRAU'' frame with two valid frames is followed by an A-TRAU'' frame containing one valid frame and one fill frame.
19,2 kbit/s	Each A-TRAU'' frame contains one valid frame and one fill frame.
9,6 kbit/s	An A-TRAU'' frame with one valid frame and one fill frame is follows by an A-TRAU'' frame containing two fill frames

Z bits:

The bits Zi are used for Framing Pattern Substitution mechanism. This mechanism is defined in 3GPP TS 48.020.

Mapping of A-TRAU'' frames to PCM time slots:

A-TRAU'' frames shall be mapped octet aligned to PCM time slots. I.e. bit number 0 to 7 of each octet of an A-TRAU' frame shall be mapped to bit number 0 to 7 of the PCM time slot.